

MSP430 技术日

超低功耗 | 高集成度 | 简单易用



嵌入式产品系列 2013

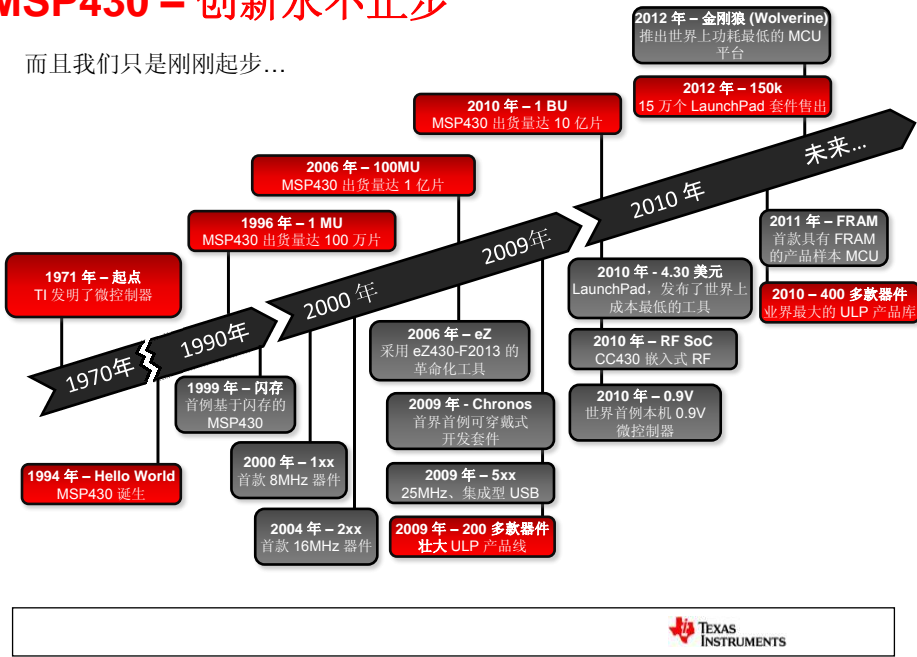
议程

- MSP430 介绍和发展路线图
- 了解 MSP430 及其支持的应用
- MSP430 核心价值
 - MSP430, 超低功耗技术的业界领先者
 - 实验一: 利用 MSP430 启动开发工作并借助 ULP Advisor 轻松开启 ULP 设计
 - 深入研究: 模拟与数字外设的高集成度
 - 实验二: 基于内置 FRAM 的创新型 MSP430 系列的独特 FRAM 体验
 - 如何启动开发工作: MSP430 硬件和软件开发生态系统
- MSP430 新解决方案介绍
- 支持
- TI 无线连接解决方案



MSP430 – 创新永不止步

而且我们只是刚刚起步...



MSP430 的荣誉和获奖情况

- 

2012 年世界嵌入式系统大会最佳表现奖
金刚狼 (Wolverine)
- 

《Design News》金捕鼠器 (Golden Mousetrap) 奖
2011 年度最佳新产品
- 

《ECN》2010 年度读者选择奖
电路板、模块和嵌入式系统
- 

《EDN》2010 年度百大热门产品奖
开发套件 – MSP430 LaunchPad
- 

《EDN》第 20 届年度创新奖
软件/嵌入式工具 – 2010 年度

MSP430 正在为超低功耗与易用型开发铺平道路。

- 2011 年度《Wired》杂志十大快乐父亲节礼物
- MSP430 LaunchPad 开发套件
- 2007 年度最佳制造商奖
- 全球设计链精英 (Global Design Chain Excellence)
- 2007 年度《EDN》创新奖
- 开发套件
- 嵌入式系统设计
- AdPower 奖
- 2005 年度《Electronic Products》杂志年度最佳产品奖
- 2005 年度《EE Times》杂志最佳产品奖

持续创新...



MSP430 的价值

超低功耗

世界上功耗最低的 MCU

- 电池寿命 > 20 years
- 可在不牺牲电池寿命的情况下获得更多性能



集成

智能外设

- 运行于低功耗模式
- 最大限度地缩减实际占板面积和材料清单成本



易用性

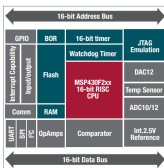
短短几分钟即可启动开发工作！

- 套件起价 9.99 美元
- 可提供针对所有技能水平的解决方案

随 MSP 一同成长

找到适合您需要的正确 MCU

- 利用 450 多款器件对应用进行调整
- 充分挖掘 TI 的潜能



MSP430 产品系列一览

超低功耗



8MHz
1-60kB 闪存
高达 10kB RAM
多达 40 个 GPIO
ADC10/12
比较器, DAC12, 定时器, DMA, MPY, USART



16MHz
1-120kB 闪存
高达 8kB RAM
多达 64 个 GPIO
ADC10/12
SD16, 比较器, DAC12, 定时器, DMA, MPY, 运算放大器, USCI, USI



8/16MHz
4-120kB 闪存
高达 8kB RAM
多达 80 个 GPIO
ADC10/12
SD16, 比较器, DAC12, 定时器, DMA, MPY, 运算放大器, USCI, USART, ESP430, ScanIF



25MHz
8-512kB 闪存
高达 64kB RAM
多达 87 个 GPIO
ADC10, 比较器, DAC12, PMM, 定时器, DMA, MPY, USCI, USB, SV I/O, 高分辨率 PWM



25MHz
8-512kB 闪存
高达 64kB RAM
多达 74 个 GPIO
ADC10/12, SD24, 比较器, 定时器, DAC12, PMM, DMA, MPY, USCI, USB, LCD



24MHz
4-16kB FRAM
高达 1kB RAM
多达 33 个 GPIO
ADC10, 比较器, 定时器, DMA, MPY, USCI, FRAM, MPU



16MHz
32-64kB FRAM
高达 1kB RAM
多达 40 GPIO
ADC12, 比较器, 定时器, CRC16, AES256, 电容式触摸 (CapTouch) I/O, DMA, MPY, USCI, FRAM, MPU
即将推出 ...

超值系列



16MHz
0.5-16 kB 闪存
128-512 B RAM
多达 24 个 GPIO
ADC10, 比较器, 定时器, USI, 电容式触摸 (CapTouch) I/O

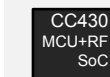


16MHz
32kB 闪存
1 kB RAM
多达 24 个 GPIO
UART



16MHz
56 kB 闪存
多达 32 个 GPIO
UART, 电容式触摸 (CapTouch) I/O

嵌入式 RF



20MHz
8-32kB 闪存
高达 4kB RAM
多达 44 个 GPIO
ADC12, PMM, 比较器, MPY, DMA, USCI, 嵌入式 RF, LCD

低电压



4MHz
高达 2kB RAM 或 ROM
多达 11 个 GPIO
模拟功能池 (ADC8, DAC8, 比较器, SVS), 定时器, 本机 0.9V 工作

MSP430

世界上功耗最低的 MCU 系列

高集成度

易用型工具

ti.com/msp430



MSP430 支持的应用

公用事业计量

电能表
燃气表
流量表
智能仪表



MSP430 MCU 可支持 数以千计的应用

利用 MSP430 MCU 的超低功耗性能、高的模块与数字外设集成度以及简单易用的工具链，可实现最终产品的差异化。

便携式医疗

血糖仪
体温计
心率监测仪
可移植式设备



无线应用

远程传感器
通信控制器
RFID



传感器和安全

烟雾探测器
运动探测器
振动探测器
智能传感器



消费电子

便携式电子产品
遥控器
个人护理
PC 外设



能量收集

可再生能源
无电池设备
太阳能、热、
振动等



个人健康与健身

运动手表
计步器
运动消耗卡路里计
潜水手表



MSP430 支持的应用

公用事业计量

电能表
燃气表
流量表
智能仪表



MSP430 在计量中的应用

•独特的集成

- 集成型运算放大器、24 位 $\Sigma\Delta$ 转换器
- 用于分担电子计量算法的嵌入式信号处理器 (ESP)
- 依靠后备电池电源运行的实时时钟
- 专用于电子计量、流量表和医疗设备的集成型器件
- 具有用于实现低功耗性能的集成型 FRAM 的新型平台

•主要的器件系列:

- MSP430AFE2xx - 具有集成型模拟前端 (AFE) 的 MSP430
- MSP430FG4xx - 专为医疗设备而集成的 MSP430
- MSP430FE4xx - 专为电子计量设备而集成的 MSP430
- MSP430FW4xx - 专为流量计量设备而集成的 MSP430
- MSP430F67xx - 具有 512 kB 闪存和集成型 24 位 $\Sigma\Delta$ ADC 的 MSP430
- 新型超低功耗 (ULP) 金剛狼 (Wolverine) 平台 - 非常适合超低功耗计量应用

Portable Medical

Blood Glucose Meters
Thermometers
Monitors
Implantable Devices

Wireless Applications

Remote Sensors
Communication
Controllers
RFID



Security

Consumer Electronics

Portable Electronics
Remote Controls
Personal Care
PC peripherals



Energy Harvesting
Battery-less devices
Solar, thermal, vibration, etc

Energy Harvesting
Sports Watches
Pedometers
Calorimeters
Dive watches



MSP430 支持的应用

Utility Metering
Electricity Meters
Gas Meters
Flow Meters
Smart Meters

Portable Medical
Heart-Rate Monitors
Implantable Devices
Vibration Detector
Smart Sensors

Consumer Electronics
Portable Electronics
Remote Controls
Personal Care
PC peripherals

Wireless Applications
Remote Sensors
Communication Controllers
RFID

无线应用
远程传感器
通信控制器
RFID

MSP430 在无线领域中的应用

- 超低功耗性能**
 - 所有的 MSP430 器件从一开始就都是针对超低功耗 (ULP) 而精心设计的。这使得所有 MSP430 器件在与一个无线协议处理器或无线收发器配合使用时, 均非常适合无线应用
- 集成型器件**
 - 集成型外设 (如 ADC、定时器和串行通信) 使 MSP430 成为适合无线传感器网络的理想 MCU
 - 运用独特的集成型 FRAM 存储器技术的新型器件可实现几乎不受限制的重写次数, 非常适合数据记录应用
 - CC430 微控制器是一款具有集成型 RF 收发器的独特 MSP430 MCU
- 完整的 RF 生态系统**
 - MSP430 得到了一个用于创建无线应用的完整软硬件 工具库的支持
 - 当与独特的 TI 及第三方无线模块配合使用时, 可支持多种协议: RFID & NFC、低于 1 GHz、2.4GHz、蓝牙、BLE、Wi-Fi, 等等
 - MSP430FR57xx 和 金刚狼 (Wolverine) 平台提供集成型 FRAM Solar, thermal, vibration, etc.

TEXAS INSTRUMENTS

MSP430 支持的应用

Utility Metering
Electricity Meters
Gas Meters
Flow Meters
Smart Meters

Portable Medical
Heart-Rate Monitors
Implantable Devices
Vibration Detector
Smart Sensors

Consumer Electronics
Portable Electronics
Remote Controls
Personal Care
PC peripherals

Wireless Applications
Remote Sensors
Communication Controllers
RFID

消费电子产品
便携式电子产品
遥控器
个人护理
PC 外设

MSP430 在消费电子产品中的应用

- 超低功耗性能**
 - 所有的 MSP430 器件从一开始就都是针对超低功耗 (ULP) 而精心设计的。这意味着 MSP430 可为消费类电子产品提供更长的电池使用寿命。
- 集成型器件**
 - MSP430 提供了独特的电容式触摸感测 I/O 端口, 可在无需使用外部组件的情况下直接连接至触摸按钮、滑块和滚轮
 - 可提供独特的触感 (振动反馈) 解决方案
 - 还可实现近距离和手势感测
 - 器件还具有集成型全速 USB2.0
 - 还可提供集成型 LCD 驱动器
 - MSP430 能通过 I2C 或 SPI 以及模拟输入与许多传感器实现集成, 可读取加速度计、陀螺仪等的的数据
- 特色器件:**
 - MSP430G2xx: 具有电容式感测 I/O 的 Value Line 系列
 - MSP430F552x: 具有集成型 USB 驱动器
 - MSP430F6xx: 具有集成型 LCD 驱动器
 - MSP430L092: 具有用于单节电池操作的本机 0.9V 电压

TEXAS INSTRUMENTS

MSP430 支持的应用

MSP430 在便携式医疗设备中的应用

•超低功耗性能

- 所有的 MSP430 器件从一开始就都是针对超低功耗 (ULP) 而精心设计的。这意味着 MSP430 可为便携式医疗设备提供更长的电池使用寿命。

•集成型器件

- MSP430 提供了高性能、高分辨率的模拟与数字外设，非常适合血糖仪、心率监测仪、体温计等等

•特色器件:

- MSP430FG4xx: 非常适合医疗测量设备，具有高分辨率的模拟与集成型 LCD 驱动器
- MSP430F6xx: 具有用于支持 RTOS 的较大容量存储器、集成型 USB 和 LCD 驱动器、25MHz CPU 速度和集成型外设
- 由 TI 和第三方合作伙伴 (如 Micrium 等) 提供的 RTOS 解决方案还提供了稳健的软件解决方案

便携式医疗

血糖仪
体温计
心率监测仪
可移植设备

Sensors & Security

Smoke Detector
Motion Detector
Vibration Detector
Smart Sensors

Personal Health & Fitness

Sports Watches
Pedometers
Calorimeters
Dive watches



MSP430 支持的应用

MSP430 在工业、安全和传感器中的应用

•超低功耗性能

- 所有的 MSP430 器件从一开始就都是针对超低功耗 (ULP) 而精心设计的。这意味着 MSP430 可为设备提供更长的电池使用寿命。
- 可中断的低功耗模式意味着能够在节省电池电量的同时周期性地检查传感器以获取新的数据

•集成型器件

- 集成型定时器、串行通信接口 (I2C、UART 和 SPI) 使其非常适合与传感器、10 位和 12 位 ADC 以及 24 位 $\Sigma\Delta$ 转换器进行通信
- 某些器件具有 5V I/O 端口
- 某些器件具有 128 位 AES 加密功能

•特色器件:

- MSP430G2xx: 面向低功耗应用 (如玻璃破碎探测器、运动探测等) 的 Value Line 系列
- MSP430AFE2xx: 具有多达 3 个 24 位 ADC
- MSP430F51x2: 具有 5V I/O 和高分辨率 4ns PWM
- CC430 MCU 和新型金钢狼 (Wolverine) 平台集成了 AES 加密功能

Portable Medical

Blood Glucose Meters
Thermometers
Heart-Rate Monitors
Implantable Devices

传感器和安全

烟雾探测器
运动探测器
振动探测器
智能传感器

Personal Health & Fitness

Sports Watches
Pedometers
Calorimeters
Dive watches



MSP430 支持的应用

MSP430 在个人保健与健身中的应用

•超低功耗性能

- 所有的 MSP430 器件从一开始就都是针对超低功耗 (ULP) 而精心设计的。这意味着 MSP430 可为设备提供更长的电池使用寿命。
- 可实现能量收集人体局域网

•集成型器件

- MSP430 提供了高性能、高分辨率的模拟与数字外设，非常适合诸如加速计和陀螺仪等传感器
- MSP430FR57xx 和新型金钢狼 (Wolverine) 平台具有集成型 FRAM，此类存储器可提供前所未有的重写次数，是数据记录的理想选择

•无线集成

- 具有集成型 RF 的 CC430 (或将一个 MSP430 MCU 与一个 RF 收发器配合使用) 可提供超低功耗人体局域网
- 收集数据直到与基站实现无线同步为止

Portable Medical

- Blood Glucose Meters
- Thermometers
- Heart-Rate Monitors
- Implantable Devices

Sensors & Security

- Smoke Detector
- Motion Detector
- Vibration Detector
- Smart Sensors

个人健康与健身

- 运动手表
- 计步器
- 运动消耗卡路里计
- 潜水手表



MSP430 支持的应用

MSP430 在能量收集中的应用

•超低功耗性能

- 所有的 MSP430 器件从一开始就都是针对超低功耗 (ULP) 而精心设计的。这意味着 MSP430 能够实现 **无电池** 操作
- 下一代 FRAM 存储器技术可实现速度更快和功耗更低的存储器访问

•下一代金钢狼 (Wolverine) 平台

- 打造业界功耗最低微控制器平台

•新型软件工具可帮助您编写更加高效的代码!

- ULP Advisor™ 软件可根据超低功耗检查清单查验您的代码
- 可提供设计小贴士、技巧、代码范例等等，以帮助您的应用达到超低功耗 (ULP) 的标准

Portable Medical

- Blood Glucose Meters
- Heart-Rate Monitors
- Implantable Devices

Sensors & Security

- Smoke Detector
- Motion Detector
- Smart Sensors

Personal Health & Fitness

- Sports Watches
- Pedometers
- Calorimeters
- Dive watches

能量收集

- 可再生能源
- 无电池设备
- 太阳能、热、振动等



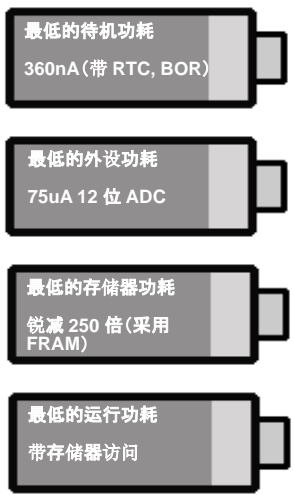
MSP430 的主要价值



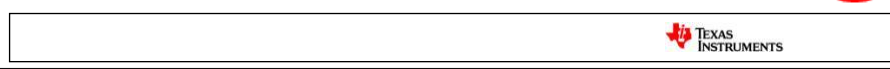
超低功耗

- 利用 MSP430 MCU 可延长电池使用寿命**
- 超低功耗运行模式
 - 7 种灵活的低功耗模式
 - 即时唤醒
 - 智能与自主型外设
- ULP Advisor**
- 帮助开发人员编写面向 ULP 性能的代码
- 代号：金刚狼 (Wolverine)**
- 推出最低功耗的 MCU 平台

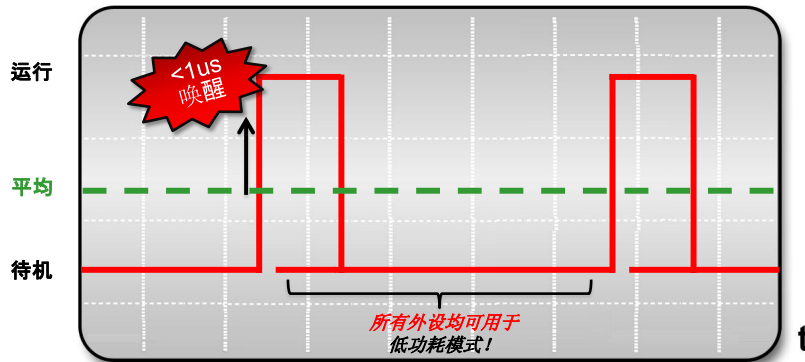
功耗：不仅仅是一个数字



- 待机功耗: 大多数电池供电型应用其 80% 以上的时间都处于待机电源模式, 只是间歇性地被唤醒(执行低占空比运作)
- 模拟功耗: 微控制器应用要求测量实际的模拟信号
- 数据写入功耗: 微控制器经常把数据记录于非易失性存储器之中以供应用之用
- 运行处理功耗: 电池供电型应用通常采用 CPU 来实现决策以及基本的算术运算和控制



超低功耗模式



- 低功耗运行模式
- 7 种灵活的低功耗模式
- <math><1\mu\text{s}</math> 唤醒时间
- 自主的集成型外设

MSP430 从一开始就是针对超低功耗 (ULP) 性能而精心设计的



超低功耗运行模式

超低功耗运行模式

在 2.2V、1MHz、闪存操作

- F2xx (通用, 最大运行频率 16MHz)
 - 220uA
- F4xx (带 LCD, 最大运行频率 16MHz)
 - 200uA
- F5xx (通用 + USB, 最大运行频率 25MHz)
 - 160uA
- 具有 FRAM 的 MSP430 器件
 - <math><100\mu\text{A}</math>

- 毫无隐瞒! 基线电流包括:
- 零功耗欠压复位
 - 所有外设均可定时和访问
 - 所有外设均可用于低功耗模式
 - 端口被启用
 - 定时器、看门狗定时器 (WDT)
 - 所有中断信号源

uA/MHz 性能随着 CPU 速度的提升而有所改善

低功耗运行模式技术的领导者



7 种可配置低功耗模式

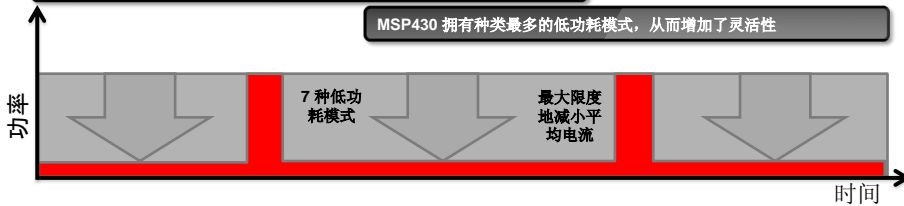
优化功耗模式并最大限度地减小平均功耗

MSP430	运行	LPM0	LPM1	LPM2	LPM3	LPM3.5	LPM4	LPM4.5
CPU	✓	-	-	-	-	-	-	-
SMCLK (高频外设时钟)	✓	✓	✓	-	-	-	-	-
ACLK (低频外设时钟)	✓	✓	✓	✓	✓	-	-	-
自主型外设	✓	✓	✓	✓	✓	-	-	-
RAM 保持	✓	✓	✓	✓	✓	-	✓	-
欠压复位	✓	✓	✓	✓	✓	✓	✓	✓
实时时钟	✓	✓	✓	✓	✓	✓	-	-

零功耗欠压复位 (BOR)

大多数应用处于低功耗模式的时间均占到了 99% 至 99.9%

MSP430 拥有种类最多的低功耗模式，从而增加了灵活性



TEXAS INSTRUMENTS

同类最佳的唤醒时间

可从 MSP430 的任意低功耗模式快速唤醒

F2xx (通用, 最大运行频率 16MHz)

- <1us @ 1uA

F4xx (带 LCD, 最大运行频率 16MHz)

- <5us @ 1 uA

F5xx (通用 + USB, 最大运行频率 25MHz)

- <6us @ 2uA

FR5xx (通用 + FRAM, 最大运行频率 24MHz)

- <7us @ 360 nA



利用 MSP430 的即时唤醒功能可以更快地返回低功耗模式!

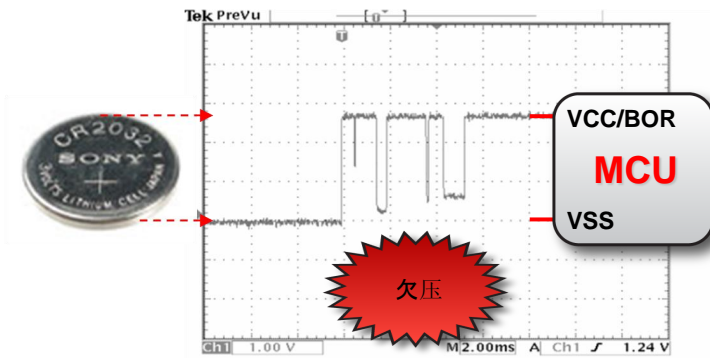


TEXAS INSTRUMENTS

始终保持接通的欠压复位功能电路

BOR 在所有的操作模式中均保持接通和运行状态，以实现稳健的解决方案。

- 在上电和断电时，欠压复位 (BOR) 均可强制 MCU 复位
 - 当 V_{CC} 上升和 V_{CC} 降至正常操作范围以下时，POR 被触发。这可实现稳健的解决方案，并确保器件在执行代码之前具有稳定的电源。
- 零功耗欠压复位



TEXAS
INSTRUMENTS

ULP 可轻松实现!

只需编写一行代码即可进入低功耗模式!

- 我们的低功耗模式简单易用

```
void main(void)
{
    WDT_init(); // initialize Watchdog Timer
    while(1)
    {
        __bis_SR_register(LPM3_bits + GIE); // 进入 LPM3, 启用中断
        activeMode(); // 处于运行模式。进行填充!
    }
}

#pragma vector=WDT_VECTOR
__interrupt void watchdog_timer (void)
{
    __bic_SR_register_on_exit(LPM3_bits); // 至唤醒时间! 从 0(SR) 清除 LPM3 位, 退出 LPM3
    // 进行运行模式
}
```

TEXAS
INSTRUMENTS

演示间歇 | “葡萄”演示

葡萄能为微控制器供电吗？

能！利用 MSP430 就可以

MSP430 是世界上功耗最低的 MCU 系列，从一开始就是专为实现超低功耗 (ULP) 而设计的。

- 超低功耗运行模式
- 7 种灵活的低功耗模式
- 即时唤醒
- 集成型智能外设

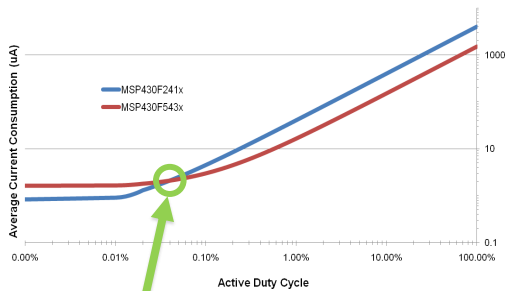


通过以下网址了解更多详情：
www.ti.com/ulp

MSP430 能够依靠几颗葡萄提供的能量来运行一个实时时钟和驱动一个 7 段 LCD！

哪个更重要 - 待机还是运行

这取决于您的应用！



- MSP430x2xx 具有较低的 LPM3 功耗
- MSP430F5xx 具有较低的运行功耗

交叉点位于约 0.04% 的运行占空比

即：每天大约 35 秒的运行时间

这意味着：假如 CPU 处于运行时间所占的比例 >0.04%（即每天的运行时间超过 35 秒），那么 F5xx 较低的运行模式功耗将胜过 F2xx 器件所拥有的较低 LPM3 流耗优势。



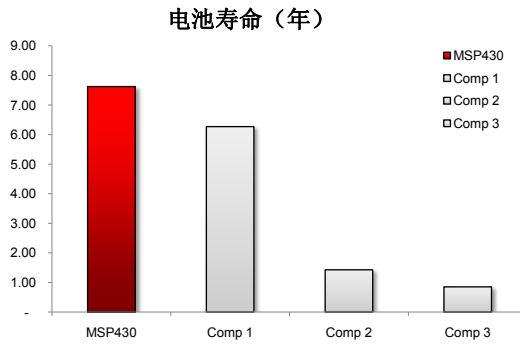
运行时间达到总时间 1% 时的电池寿命

相比于性能最接近的同类竞争产品，MSP430 可使电池寿命延长 2 年！

在把平均功耗保持于最低水平方面，MSP430 的超低功耗运行模式起到了重要的作用。

- 1% 的运行时间大约相当于每天 14.4 分钟
- 应用实例：便携式医疗、血糖仪、体温计等

MSP430 的超低功耗运行模式可最大限度地延长客户的电池寿命！



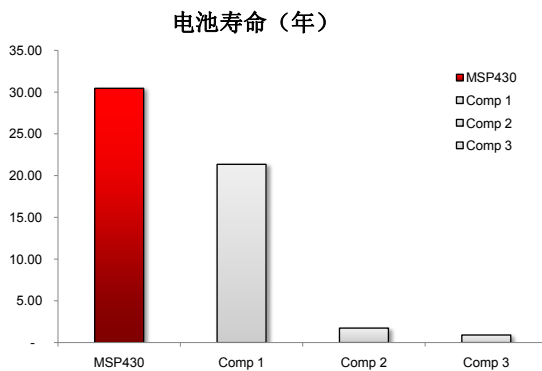
0.1% 运行占空比时的电池寿命

相比于性能最接近的同类竞争产品，MSP430 可使电池寿命延长 33%！

低功耗模式在抑制平均电流方面起着重要的作用。

- 0.1% 运行时间大约相当于每天 1.4 分钟
- 应用实例：无线传感器网络、烟雾探测器
- 比电池自然漏电持续的时间更长！

MSP430 灵活的低功耗模式可最大限度地延长客户的电池寿命！



MSP430 用于能量收集 “自供电或永久供电”应用

- 能量收集是一个藉以捕获和存储能量的过程
- 可替代维护成本昂贵的电池并能延长系统正常运行时间
- 只有采用超低功耗组件方可实现
- 可使用太阳能、动能、热量、RF、盐度梯度、酸碱度差和其他环境能源



由体热、运动供电的体佩监测装置



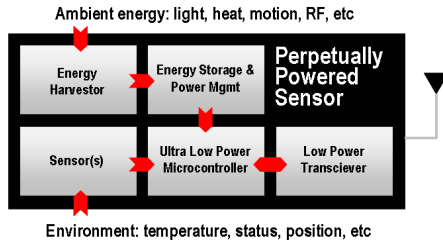
监视农场、酿酒厂等环境的状况



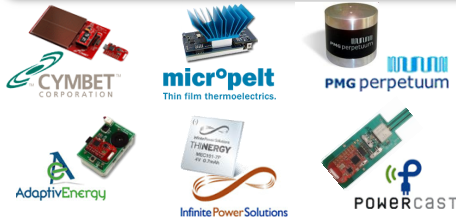
用于环境监测（例如：森林火情检测）的网状网



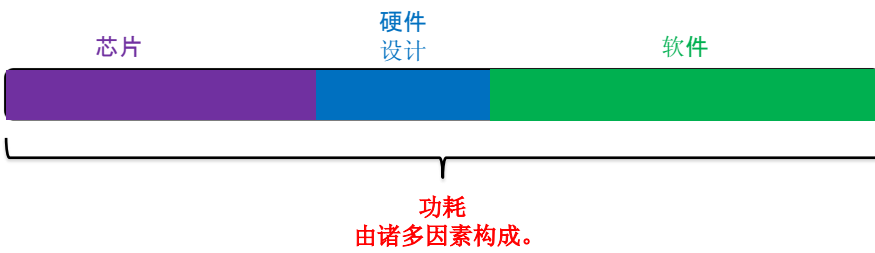
汽车监测（例如：由振动供电的轮胎压力表）



能量收集变得容易 – 借助 MSP430 解决方案



不过，您的应用的 ULP 如何呢？



硬件只是等式的一半。我们还需要优化的软件。

ULP Advisor™ 软件可助您一路实现最终目标



ULP “核对表”

由专家们精心选择

- 结合了 10 多年的 MSP430 经验
- 设计小贴士与技巧可确保超低功耗性能
- 在功耗指标方面实现了高达 100 倍的改进
- 成为您未来项目的超低功耗专家！
- 在线 wiki 可促进 ULP 专家与初学者之间的合作交流！
- **可立即供货！** 对于 CCS、IAR 及其他集成开发环境 (IDE)！



ULP Advisor - Rule Table [edit]

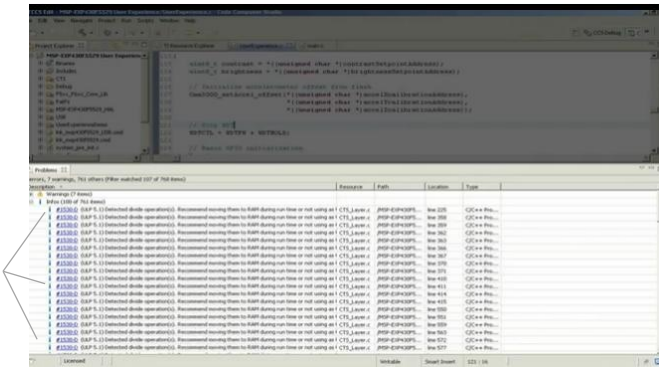
- ULP 1.1 Ensure LPM usage
- ULP 2.1 Leverage timer module for delay loops
- ULP 3.1 Use ISRs instead of flag polling
- ULP 4.1 Terminate unused GPIOs
- ULP 5.1 Avoid processing-intensive operations: modulo, divide.
- ULP 5.2 Avoid processing-intensive operations: floating point
- ULP 5.3 Avoid processing-intensive operations: (s)printf()
- ULP 6.1 Avoid multiplication on devices without hardware multiplier
- ULP 7.1 Use local instead of global variables where possible
- ULP 8.1 Use 'static' & 'const' modifiers for local variables
- ULP 9.1 Use pass by reference for large variables
- ULP 10.1 Minimize function calls from within ISRs
- ULP 11.1 Use lower bits for loop program control flow
- ULP 11.2 Use lower bits for port bit-banging
- ULP 12.1 Use DMA for large memcpy() calls
- ULP 12.1b Use DMA for potentially large memcpy() calls
- ULP 12.2 Use DMA for repetitive transfer
- ULP 13.1 Count down in loops
- ULP 14.1 Use unsigned variables for indexing
- ULP 15.1 Use bit-masks instead of bit-fields



ULP Advisor 的工作原理是怎样的？

- 在编译一个项目时启动
- 根据一个 ULP 核对表扫描项目的代码文件
- 突出显示 ULP 违例情况并在“问题视图 (Problem View)”中报告

ULP 附注



ULP (超低功耗) Advisor wiki

- 指导开发人员编写更高效的代码以充分利用 MSP430 独特的 ULP 特性。
- 业界首例真正基于软件的教学工具，可使客户在编写代码时始终顾及超低功耗。
- 提供了独特且轻易发现不了的 ULP 设计小贴士和技巧。
- 该 wiki 提供了每条 ULP 规则的说明。
- 提供了文档、代码范例、视频短片及其他资源，可帮助您的应用达到 ULP 标准！
- 任何人都可以投稿！



演示间歇 | ULP Advisor™ 软件

ULP Advisor 根据一个详尽的 ULP 核对表检查代码！

突出显示改进的方面

提供了至一个包含各种资源、代码范例和视频短片等丰富信息的 wiki 的链接



了解如何在顾及 ULP 的情况下编写代码！

通过以下网址了解更多详情：
www.ti.com/ulpadvisor

实验一 :初识MSP430
&
ULP advisor 助你轻松实现超低功耗设计

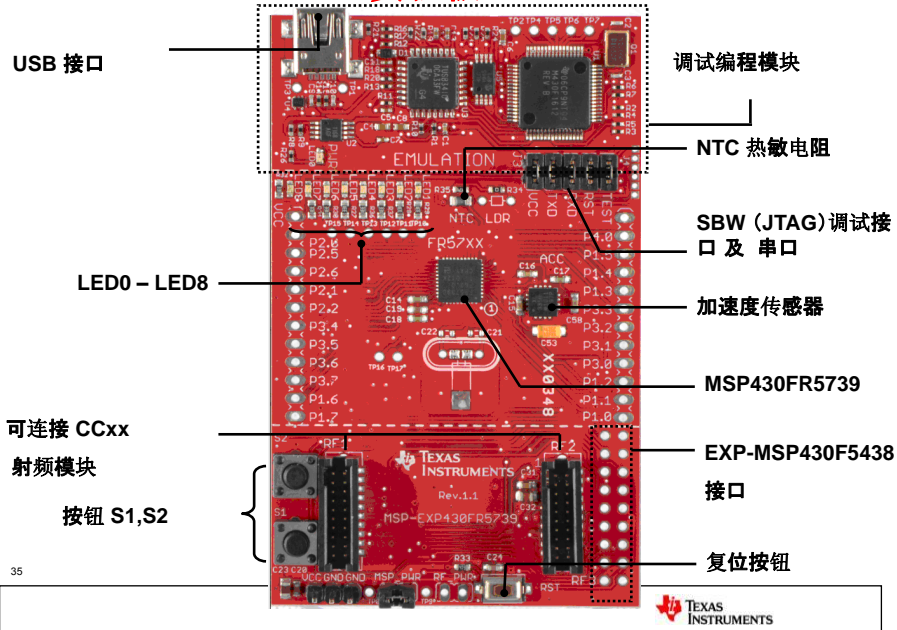
实验一

目标:

- 1) 新建 CCS Project
- 2) 功耗测量: ULP warnings Vs. no ULP warnings
- 3) 了解ULP Advisor的作用

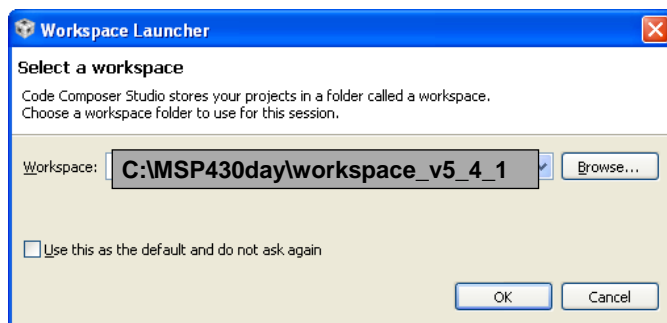


MSP-EXP430FR5739 实验板



在 CCS 开发环境里建立项目

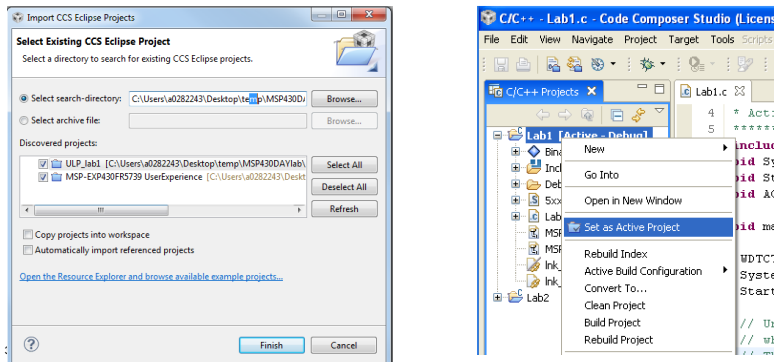
- 打开CCS
- 选择workspace location



36

在CCS开发环境建立项目

- 引入2个已存在的项目 → Import existing...
- 选择 'MSP430daylab' 文件夹作为项目引进文件夹
- 确保 Lab1 是 [Active-Debug] 状态
- 如果不是的话, 右击 "Lab1_ulp", 在菜单中选择 'Set as Active Project'



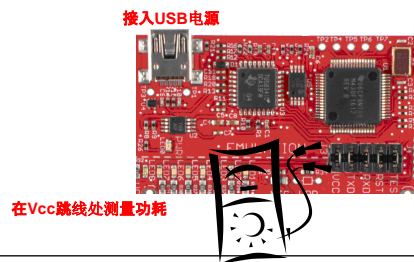
运行代码并进行功耗测量

- main.c 的功能是初始化实验板, LED灯会在初始化时闪烁
- Build (编译) 项目后, 下载程序到实验板MCU [Target → Debug Active Project]
- 运行代码 [Target → Run]
- 终止代码运行 [Target → Terminate All]



你测试的功耗数据是

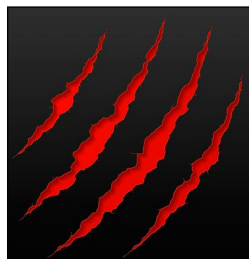
- 移除 V_{CC} 跳线, 串入电流表测量
- $MCLK = DCO = 8MHz$; 电流表读数是 #1



39

TEXAS
INSTRUMENTS

你测量的读数应该
小于 $600\mu A$ or $\sim 75\mu A/MHz$



TEXAS
INSTRUMENTS

但是..... 我们发现 ULP Advisor给出了 7个低功耗警告！

Problems Advice Search	
7 items	
Description	Resource
Power (ULP™) Advice (7 items)	
#1535-D (ULP 8.1) variable "LED_ArrayP1" is used as a constant. Recommend declaring variable as either 'static const' c	main.c
#1535-D (ULP 8.1) variable "LED_ArrayP3" is used as a constant. Recommend declaring variable as either 'static const' c	main.c
#1527-D (ULP 2.1) Detected SW delay loop using empty loop. Recommend using a timer module instead	main.c
#1527-D (ULP 2.1) Detected SW delay loop using __delay_cycles. Recommend using a timer module instead	main.c
#1527-D (ULP 2.1) Detected SW delay loop using __delay_cycles. Recommend using a timer module instead	main.c
#10372-D (ULP 4.1) Detected uninitialized Port B in this project. Recommend initializing all unused ports to eliminate v	ULP_lab1
#10371-D (ULP 1.1) Detected no uses of low power mode state changes using LPMx or _bis_SR_register() or _low_pow	ULP_lab1

首先，很容易消除其中3个警告

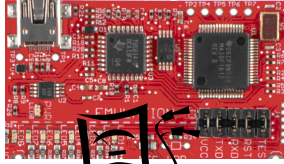
- [#1535-D](#) (ULP 8.1) variable "LED_ArrayP1" is used as a constant. Recommend declaring variable as either 'static const' c
- [#1535-D](#) (ULP 8.1) variable "LED_ArrayP3" is used as a constant. Recommend declaring variable as either 'static const' c
- [#1527-D](#) (ULP 2.1) Detected SW delay loop using empty loop. Recommend using a timer module instead
- [#1527-D](#) (ULP 2.1) Detected SW delay loop using __delay_cycles. Recommend using a timer module instead
- [#1527-D](#) (ULP 2.1) Detected SW delay loop using __delay_cycles. Recommend using a timer module instead
- [#10372-D](#) (ULP 4.1) Detected uninitialized Port B in this project. Recommend initializing all unused ports to eliminate v
- [#10371-D](#) (ULP 1.1) Detected no uses of low power mode state changes using LPMx or _bis_SR_register() or _low_pow

```

12 void main(void)
13 {
14     MDCTL = MDTPW + MDTHOLD;           // Stop MDT
15
16     SystemInit();                     // Init the Board
17     //unusedpin_init();               // Light up LEDs
18     StartupSequence();
19
20     while(1);
21
22 }
23
67 void unusedpin_init(void)
68 {
69     // Unused pin P1.3
70     P3OUT &= ~BIT3;
71     P3DIR &= ~BIT3;
72     P3REN |= BIT3;
73
74     // Terminate unused GPIOs
75     // P1.0 - P1.6 is unused
76     P1OUT &= ~(BIT0 + BIT1 + BIT2 + BIT3 + BIT5 + BIT6 + BIT7);
77     P1DIR &= ~(BIT0 + BIT1 + BIT2 + BIT3 + BIT5 + BIT6 + BIT7);
78     P1REN |= (BIT0 + BIT1 + BIT2 + BIT3 + BIT5 + BIT6 + BIT7);
79
80     // P2.2 - P2.6 is unused
81     P2OUT &= ~(BIT2 + BIT3 + BIT4 + BIT5 + BIT6);
82     P2DIR &= ~(BIT2 + BIT3 + BIT4 + BIT5 + BIT6);
83     P2REN |= (BIT2 + BIT3 + BIT4 + BIT5 + BIT6);
84
85     // PAQUT &= ~(BIT0 + BIT1);
86     // PADIR &= ~(BIT0 + BIT1);
87     // PAREN |= (BIT0 + BIT1);
88
89     // crystal pins for XT1 are unused
90     P3OUT &= ~(BIT4+BIT5);
91     P3DIR &= ~(BIT4+BIT5);
92     P3REN |= (BIT4 + BIT5);
93
94     P3REN |= (BIT4 + BIT5);
95
96 }
    
```

还剩下4个警告, 现在的功耗数据是... #2

接入USB电源



在Vcc跳线处测量功耗

4 items	
Description	
Power (ULP™) Advice (4 items)	
#1527-D (ULP 2.1)	Detected SW delay loop using empty loop. Recommend using a timer module instead
#1527-D (ULP 2.1)	Detected SW delay loop using __delay_cycles. Recommend using a timer module instead
#1527-D (ULP 2.1)	Detected SW delay loop using __delay_cycles. Recommend using a timer module instead
#10371-D (ULP 1.1)	Detected no uses of low power mode state changes using LPMx or _bis_SR_register() or __low_pow

43



我们继续...

```

12 void main(void)
13 {
14     WDCTL = WDTPW + WDTHOLD;           // Stop WDT
15
16     SystemInit();                       // Init the Board
17     unusedpin_init();                   // Light up LEDs
18     StartUpSequence();
19
20     while(1);
21     // LPM3 ;
22 }
23
    
```

```

12 void main(void)
13 {
14     WDCTL = WDTPW + WDTHOLD;           // Stop WDT
15
16     SystemInit();                       // Init the Board
17     unusedpin_init();                   // Light up LEDs
18     StartUpSequence();
19
20     // while(1);
21     LPM3 ;
22 }
23
    
```

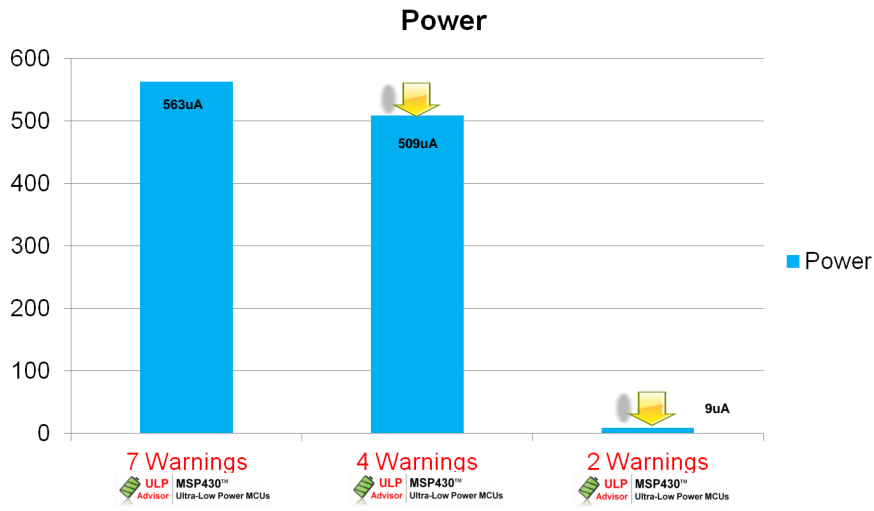
4 items	
Description	
Power (ULP™) Advice (4 items)	
#1527-D (ULP 2.1)	Detected SW delay loop using empty loop. Recommend using a timer module instead
#1527-D (ULP 2.1)	Detected SW delay loop using __delay_cycles. Recommend using a timer module instead
#1527-D (ULP 2.1)	Detected SW delay loop using __delay_cycles. Recommend using a timer module instead
#10371-D (ULP 1.1)	Detected no uses of low power mode state changes using LPMx or _bis_SR_register() or __low_pow

2 items	
Description	
Power (ULP™) Advice (2 items)	
#1527-D (ULP 2.1)	Detected SW delay loop using __delay_cycles. Recommend using a timer module instead
#1527-D (ULP 2.1)	Detected SW delay loop using __delay_cycles. Recommend using a timer module instead

还剩2个, 再次测量 ... #3



这是我的结果



我们的发现....

软件设计**确实**是低功耗的关键因素之一
并且



真的有效!

62x



超低功耗的未来：金刚狼 (Wolverine)



前所未有的超低功耗“金刚狼”(Wolverine) MCU 可助力打造更智能和更环保世界



取消电池...



能量采集



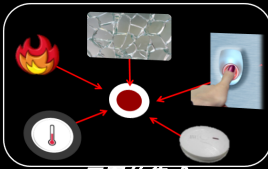
迈向无线...



直观的界面与控制




增添功能...



无限的集成



MSP430™
Ultra-Low Power MCU



“金刚狼 (Wolverine)”：业界功耗最低的 MCU 平台

超低漏电流工艺技术

采用统一 FRAM 实现了无与伦比的性能

发展了 MSP430™ 的原生优势


- 独特的混合信号超低漏电流工艺技术
- 可实现众多的新型低功耗外设
- 在任何温度下均始终如一地保持低功耗特性
- 世界上功耗最低的存储器类型，其每位能耗下降了 250 倍
- 不失传统 RAM 的速度与灵活性
- 几乎不受限制的可擦写次数及 100% 非易失
- 继续引领低功耗技术的未来发展
- 在整个系统架构上具有领先的功率效率
- 业界领先的模拟集成
- 完整的软件库可最大限度地简化开发工作

最低的
存储器
功耗


最低的
待机
功耗

最低的
运行
功耗

最低的
外设
功耗



TI 展现其在工艺技术创新方面的优势



- TI 重新设计了 130nm 工艺节点
 - 在 180 nm 工艺节点以下，物理性质阻碍了在设计中根据性能高低来调整低功耗优化漏电流
- 开发了一种混合信号工艺，它具有：
 - 10 倍以上的漏电流指标改善幅度
 - 15% 的运行功耗降幅
- 在任何温度下均始终如一地保持低功耗特性
 - 最差的设计也能使基于“金刚狼” (Wolverine) 的器件的功耗较之同类竞争产品降低 5 倍以上


FRAM：世界上功耗最低的存储器
例如：写入 13kB 数据时

闪存需要消耗
6600µW

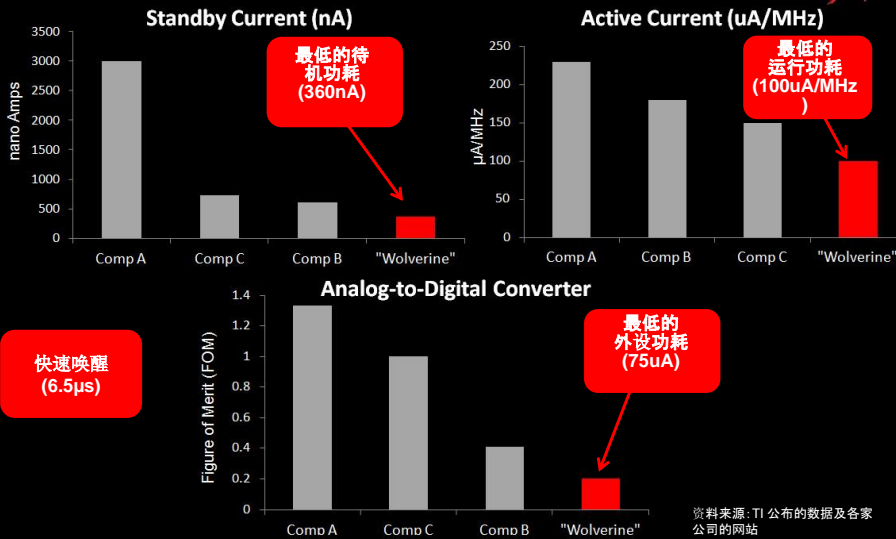
↓

FRAM 仅消耗
27µW

功耗锐减
250 倍



TI “金刚狼” (Wolverine) 可提供最低的功耗 – 无人能及



FRAM 可解决实际难题

传感器数据记录

难题

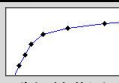
功耗限制了传感器的安放地点, 增加了维护工作量

FRAM 解决方案

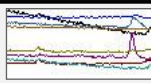
能量收集技术可将更多的传感器安放在更多的地点

有限的更新/写入速度

可提供连续和可靠的监测、存储和 RF 发送



选择性监测



连续监测



资产跟踪



地震监测



流量计



运动和健身

空中更新

难题

消耗长达 1 个月的电池寿命

FRAM 解决方案

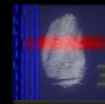
耗用的电池寿命不足 6 小时

块级擦除和烧写

位级访问



家庭自动化



安保

需要冗余(镜像)存储区

可在电源缺失的情况下提供写操作保证



计量



演示间歇 | 金刚狼 (Wolverine) 在行动

了解超低功耗的未来

<100uA 的运行模式

360nA 待机模式 (具有 RTC 和 BOR)

几乎不受限制的可擦写次数

无电池型操作



通过以下网址了解更多详情：
www.ti.com/wolverine

MSP430 的主要价值



Ultra-Low Power

430(x) dx

高的模拟与数字集成度

规模最大、最具可扩展性的 ULP 产品库

- 400 多款器件
- 各种不同的集成度
- 事半功倍 – 低成本 Value Line 系列
- 成熟和创新的产品系列

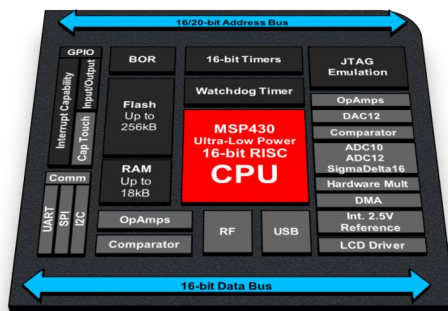
高的模拟与数字集成度

400 多种器件配置

- **闪存:** 高达 256kB 闪存, 512kB 正在开发中
- **RAM:** 高达 18kB RAM
- **封装/引脚数量:** 封装型式超过 25 种, 引脚数最多可达 113 个
- **经济划算:** MSP430 Value Line 系列 MCU (价格: 0.25 美

创新型集成

- **FRAM** – 嵌入式存储器的未来
- **电容式触摸 I/O** – 可与焊垫直接连接
- **高分辨率定时器** – 4ns 分辨率
- **模拟功能池 (A-POOL)** – 可配置模拟功能块
- **USB** – 高速 2.0
- **RF** – 低于 1GHz (433、868、915MHz)
- **ESP430** – 用于执行电能计量算法的第二内核

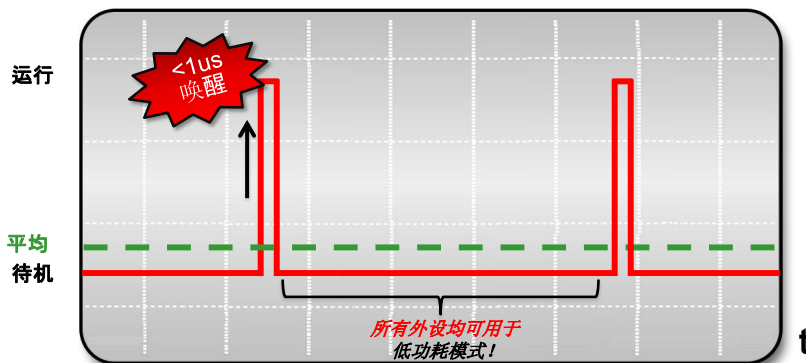


完整的外设集

- 集成了下列组件的器件:
 - 10、12 位 ADC
 - 16 位 $\Sigma\Delta$ 转换器
 - 12 位 DAC
 - 16 位定时器
 - I2C、SPI、UART
 - LCD 驱动器
 - USB
 - 集成型 RF
 - 比较器
 - 运算放大器
 - 直接存储器存取模块
 - 硬件乘法器
 - AES128 加密/解密模块
 - 看门狗定时器
 - 欠压复位
 - 电容式触摸 I/O 端口
 - 实时时钟
 - 电源管理模块
- 更多...



在低功耗模式中做更多的事情



富有成效的低功耗模式可执行以下操作:

- 获取 ADC 样本
- 在整个存储区内传输数据
- 输出 PWM 信号
- 更新 LCD
- 发送和接收串行通信

智能型的自主外设 使开发人员无需借助 CPU 就能完成所有这些工作乃至更多。

在低功耗模式中停留更长的时间!



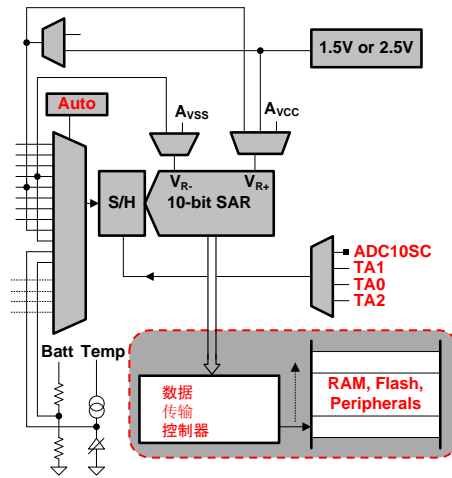
快速灵活的 10 位和 12 位 ADC

特性

- 采样速率达 200ksps 的 10 位和 12 位 ADC
- 自动扫描
- 单通道、序列、重复单通道、重复序列
- 定时器触发器
- 数据传输控制器 (DTC)
- DMA 被启用

优势

- 快速采样/转换以提高准确度
- 超低功耗操作：
 - 在低功耗模式中自主进行数据采集 – 无需 CPU!
 - 可采用 DTC 和 DMA 将样本传输至存储器中的任意位置 – 全部在低功耗模式中进行!



TEXAS INSTRUMENTS

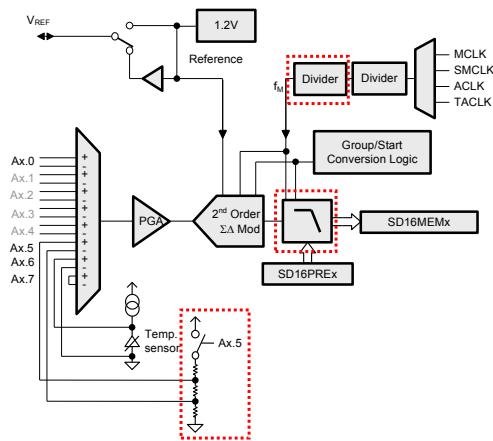
16 位 $\Sigma\Delta$

特性

- 二阶 16 位 $\Sigma\Delta$ 架构
- 多通道
- 30kHz 至 1.1MHz 调制频率
- 调制分频器
- 高达 1024 OSR
- 温度传感器
- AVCC 测量
- 采样速率高达 4096sps
- 增益放大器用于支持多种电流测量
- 可利用软件 (SW) 选择内部/外部基准

优势

- 高准确度和分辨率!
- 能够在诸如公用事业计量等应用中实现防篡改需求。
- 拥有与 ADC10 和 ADC12 相同的低功耗功能



TEXAS INSTRUMENTS

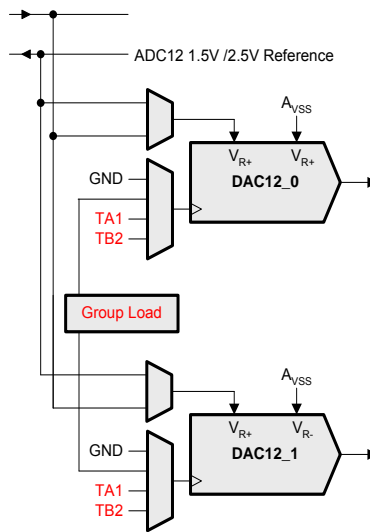
DAC12

特性

- 12 位单调
- 8/12 位电压输出
- 可根据功耗设置稳定时间
- 内部/外部基准
- 二进制或 2 的补码
- 自校准
- 群同步负载
- DMA 被启用

优势

- 性能与功耗之间的可配置平衡
- 当有多个模块可用时允许执行同步更新操作
- 当处于低功耗待机模式时可输出信号脉冲以最大限度地降低流耗!



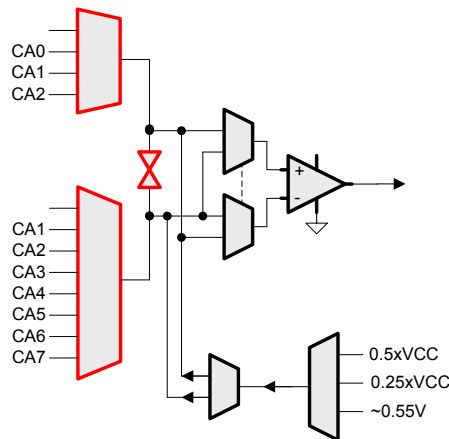
模拟比较器

特性

- 约100nA 工作电流 (Comp_B)
- 迟滞发生器 (B)
- 输入多路复用器
- 基准发生器
- 低通滤波器
- 电池检测
- 中断信号源
- Timer_A 捕获
- 用于采样及保持的多路复用器短路

优势

- 超低功耗操作可延长电池寿命
- 可实现外部模拟信号的监视
- 支持高精度斜率模数转换器



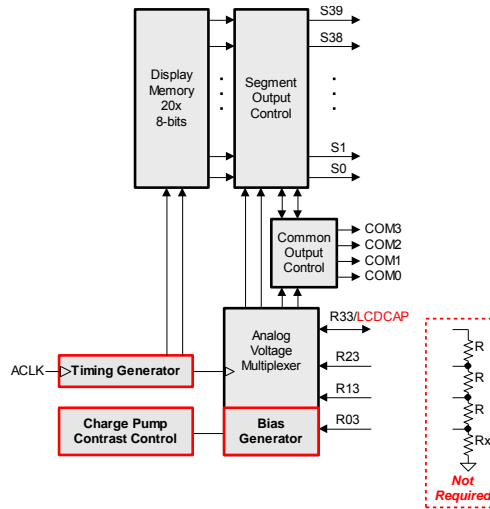
LCD 控制器

特性

- 全自动
- 4/3/2/1 多路复用
- 高达 160 位显示
- 内部稳定电压发生器
- 内部或外部偏压发生
- 对比度控制
- 用于 3 或 4 路复用的 1/2 偏置
- 内部时钟发生
- 自动段闪烁

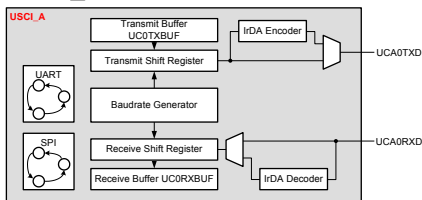
优势

- 超低功耗功能性
- 简易集成
- 灵活的 LCD 支持



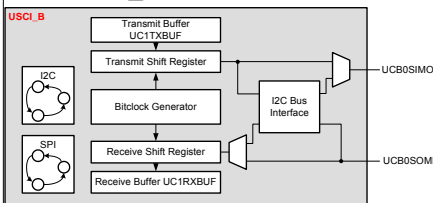
USCI: 串行通信接口 (I/F)

USCI_A



- 支持:
 - 可支持 IrDA/LIN 的 UART
 - SPI
- 具有自动波特率检测功能的波特率发生器
- 双缓冲发送/接收 (TX/RX)

USCI_B



- 支持:
 - I2C 主控器/受控器 (高达 400kHz)
 - SPI
- 位时钟发生器
- 双缓冲 TX/RX



MSP430 产品库一览

400 多款超低功耗器件 (起售价 0.25 美元)

具有: 高达 256kB 闪存、18kB RAM、24 种封装选项、最多 113 个引脚、高集成度

Series	Low Voltage	Value Line	1 Series	2 Series	4 Series	5 Series	6 Series	FRAM Series	RF SoC
Part Number	L092	G2xxx	F1xx	F2xx	F4xx	F5xx	F6xx	FR5xxx	CC430
Speed (max MHz)	4	16	8	16	16	25	25	24	20
NVM (max kB)	0	16	60	120	120	512	512	64	32
SRAM (max kB)	2	0.5	10	8	8	64	64	2	4
GPIO	11	4-24	14-48	10-64	14-80	29-87	72-90	17-64	30-44
Comparator	●	●	●	●	●	●	●	●	●
Timer	●	●	●	●	●	●	●	●	●
ADC	●	●	●	●	●	●	●	●	●
DAC	●	●	●	●	●	●	●	●	●
UART	●	●	●	●	●	●	●	●	●
I2C	●	●	●	●	●	●	●	●	●
SPI	●	●	●	●	●	●	●	●	●
Capacitive Touch	●	●	●	●	●	●	●	●	●
Multiplier	●	●	●	●	●	●	●	●	●
DMA	●	●	●	●	●	●	●	●	●
Op Amps	●	●	●	●	●	●	●	●	●
LCD	●	●	●	●	●	●	●	●	●
RTC	●	●	●	●	●	●	●	●	●
PMM	●	●	●	●	●	●	●	●	●
1.8 V I/O	●	●	●	●	●	●	●	●	●
CRC	●	●	●	●	●	●	●	●	●
High Resolution Timer	●	●	●	●	●	●	●	●	●
USB	●	●	●	●	●	●	●	●	●
HW Encryption (AES)	●	●	●	●	●	●	●	●	●
FRAM	●	●	●	●	●	●	●	●	●
RF	●	●	●	●	●	●	●	●	●



MSP430G2xx 超值系列 (Value Line)

16MHz 超低功耗 MCU

主要特性:

- 高达 16MHz 的 CPU 速度
- 1.8V 至 3.6V 工作电压
- 高达 56kB 闪存 (更大容量的闪存即将推出)
- 高达 4kB RAM
- 模拟与数字外设的广泛性能
- 推出电容式触摸感测 I/O 端口

超低功耗:

- 5 种低功耗模式
- 运行模式: 220uA/MHz
- RAM 保持: <100nA
- 待机模式: 0.3uA
- RTC 模式: 0.7uA
- 快速唤醒时间 <1us

以低成本的方式开展 16 位开发!

MSP430 Value Line 系列以 8 位 MCU 的价位提供了超低功耗、16 位开发! 开发套件起售价仅为 4.30 美元!

MSP430G2xx 微控制器 Value Line 系列以低成本 8 位 MCU 的价格带来了 16 位性能、高达 16MHz 的工作频率、集成型智能外设与超低功耗, 适合那些对成本敏感的应用。更多详情敬请访问 www.ti.com/430value

MSP430G2xx Value Line Series Up to 16 MHz	0.5 kB – 56 kB Flash	Analog
	128 B – 4 kB SRAM	ADC: Slope 8ch 10-bit SAR
Timers	Temperature Sensor	Comparator_A+
Up to 3 16-bit timers	System	Serial Interfaces
Up to 3 Capture/Compare Registers each	Brown-out Reset	10 – 32 pins GPIO
Watchdog Timer	Clocks HF, LF, VLO, DCO	USI: I2C, SPI
		USCI: I2C, SPI, UART
		Capacitive Touch I/O



MSP430™ | Value Line G2xx4/5 – “32/56k Value Line”

性能

- 16 位 RISC 微控制器
- 16 MHz CPU
- 超低功耗、集成型智能外设和易用性

特性

电源

- 宽电源电压范围: 1.8 V 至 3.6 V
- 超低功耗
 - 运行模式: 250uA/MHz
 - 待机模式 (LPM3 RTC 模式): 0.7uA
 - 关断模式 (LPM4 RAM 保持): 0.1uA
- 可实现从待机模式的超快唤醒: <1 μs

存储器

- 8-16-32-48-56KB 闪存
- 512B-1K-4K KB SRAM

封装

- 38 引脚 TSSOP (DA)
- 40 引脚 QFN (RHA)
- 49 引脚 DSBGA* (YFF)

优势

- 首款采用高频晶体的 Value Line 系列器件
- 利用**集成型电容式触摸 I/O** 减少了 HMI 应用的组件数量**
- 延长电池寿命以适合对成本敏感的嵌入式应用
- 引出脚可兼容 G2xx4 和 F2272 (DA 和 RHA)

开发板和编程器

- MSP-FET430U38 (目标板 + USB 编程器) 149 美元
- MSP-TS430DA38 (目标板) 75 美元

* 2014 年推出 G2xx5, G2xx4 可提供 RTM 版
** 仅限 G2xx5

MSP430G2xx4/5 Value Line 系列
16 位 MCU

16MHz

存储器

- 8-16-32-48-56 KB 闪存
- 512B - 1KB - 4 KB SRAM

• 实时 JTAG
• 嵌入式仿真
• 启动加载程序

串行接口

- USCL_A (UART/Lin/IrDA/SPI)
- USCL_B (SPI,I2C)

外设

- 32 个电容触摸 I/O**
- 8 通道比较器**

转换器

- 8 通道、10 位 A/D 转换器

连通性

- GPIO, 串行端口

定时器

- 16 位看门狗定时器
- 具有 3xCC 寄存器的 16 位 B3
- 2x 16 位 A3 (具有 3xCC 寄存器)

电源和定时

时钟系统:

- 高频晶体振荡
- 数字控制式振荡器 (DCO)
- VLO

电源:

- 上电复位
- 欠压复位
- 电源电压监控器



更深入地了解 MSP430G2xx Value Line 系列



	PIC10F202	MSP430G2001
价格	0.25 美元	0.25 美元
闪存	512B	512B 系统内
RAM	25B	128B
定时器	8 位计数器	16 位多功能
仿真	0	2 引脚系统内
GPIO/中断	6	10
	0	22
MIPS	1x 8 位	16x 16 位
电源模式	2 种	5 种

- ◀ 灵活
- ◀ 机敏
- ◀ 功能更多
- ◀ 开发速度更快
- ◀ 无折衷
- ◀ 高性能
- ◀ **MSP430 在所有操作模式中均具有较低的功耗**

172 new devices

Available today @ www.ti.com/430value

MSP430G2xx1
27 devices, 2KB Flash, 10 GPIO, 128B RAM

MSP430G2xx2
60+ devices, 8kB Flash, 16 GPIO, 512B RAM, Cap Touch I/O

MSP430G2xx3
60+ devices, 16kB Flash, 24 GPIO, 1kB RAM, Cap Touch I/O, UART

MSP430G2xx4
9 devices, 32kB Flash, 32 GPIO, 1kB RAM, I/O, UART

MSP430G2xx5
6 devices, 56kB Flash, 32 GPIO, 4kB RAM, Cap Touch I/O, UART



MSP430 电容式触摸感测 I/O 端口

世界上功耗最低的电容式触摸解决方案

优势与特性

- 缩减了系统尺寸和成本
 - 不需要采用外部组件与电容式触摸垫进行连接
 - 振荡电路被集成到 MCU 中
- 易于启动开发工作
 - 可提供完整的硬件与软件参考设计。
 - 由具有直观 API 调用功能的完整软件库提供支持
 - 可立即实现差异化！任意物理按钮皆可用电容式触摸按钮、滑块、滚轮等取代！



用于 LaunchPad 的电容式触摸 BoosterPack

可立即获得器件、工具和软件！

MSP430 LaunchPad 开发套件 = 4.30 美元
电容式触摸 BoosterPack 插入式模块 = 10 美元
电容式触摸感测软件库 = 免费



www.ti.com/capacitivetouch



演示间歇 | 电容式触摸

功耗最低的电容式触摸解决方案

完整的硬件与软件解决方案

The MSP430G2xx2/2xx3 系列器件率先内置了一个集成型电容式触摸感测 I/O 端口。

- 功耗与成本最低的解决方案
- 无需外部组件
- 由电容式触摸感测库提供全面支持

利用售价仅 14.30 美元的电容式触摸感测器件可立即增添最终产品的差异化特性



通过以下网址了解更多详情：
www.ti.com/ulp

MSP430F4xx

高达 16MHz 的超低功耗 MCU

主要特性:

- 高达 16MHz 的 CPU 速度
- 1.8V 至 3.6V 工作电压
- 高达 120kB 闪存 / 高达 8kB RAM
- 集成型 LCD 驱动器
- **MSP430FE** 器件提供了用于分担电能计量算法的第二内核
- 高集成度: 内置集成型运算放大器、12 位 DAC、16 位 $\Sigma\Delta$ 转换器等

超低功耗:

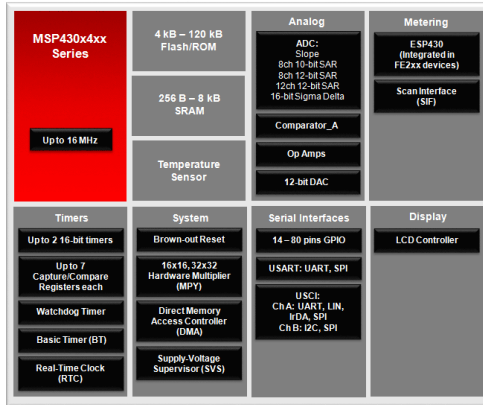
- 5 种低功耗模式
- 运行模式: 200uA/MHz
- RAM 保持: <100nA
- 待机模式: 0.3uA
- RTC 模式: 0.7uA
- 快速唤醒时间 <6us

高集成度 MCU 非常适合计量和医疗设备。

面向特定计量应用的独特器件:

- MSP430FE = 电子计量, MSP430FG = 血糖计, MSP430FW = 水表

MSP430x4xx 系列是基于 LCD 闪存或 ROM 的 16 位微控制器器件, 其具有集成型 LCD 控制器和 16 位 $\Sigma\Delta$ A/D、运算放大器、乘法器、DAM 及其他外设, 是低功耗计量和医疗应用的理想选择。



5xx/6xx 系列的主要特性

• 超低功耗

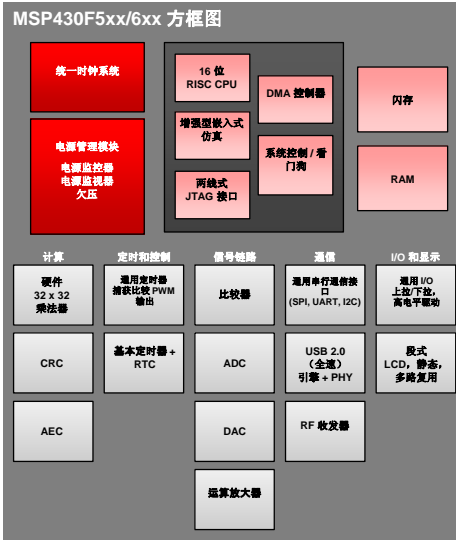
- <200 μ A/MIPS
- 1.2 μ A 待机模式
- 具集成型 LDO、BOR、WDT+、RTC
- 12 MHz (在 1.8V 电压下)
- 可在不到 5 μ s 的时间内从待机模式唤醒

• 性能提升

- 高达 25 MHz
- 1.8V ISP 闪存擦除与写入
- 故障保险、灵活的定时系统
- 用户定义的启动加载程序
- 高达 1MB 的线性存储器寻址

• 创新特性

- 多通道 DMA 支持在待机模式中进行数据迁移
- 业界领先的代码密度
- 可提供更多的设计选项, 包括 USB、RF、加密、LCD 接口
- 独特的电源管理模块
- USB 选项



MSP430F5xx

带 USB、高达 25MHz 的超低功耗 MCU

主要特性:

- 高达 25MHz 的 CPU 速度
- 1.8V 至 3.6V 工作电压
- 高达 256KB 闪存 / 高达 18KB RAM
- 集成型全速 USB 2.0
- 用于支持 HID、CDC 和 MSC 的独特 USB 开发软件包

超低功耗:

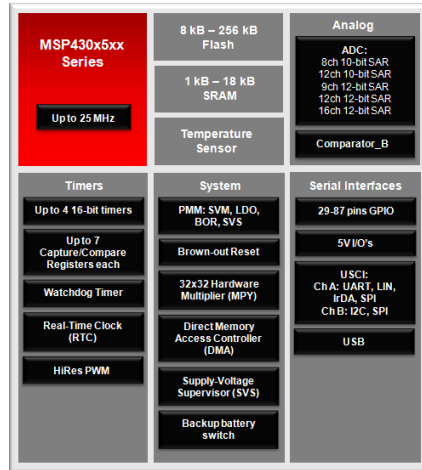
- 运行模式: 160uA/MHz
- RAM 保持: <100nA
- RTC 模式: 2.5uA
- 快速唤醒时 <5us

高度集成的 MCU 提供了高性能速度与集成型 USB

MSP430F51x2 子系列引入了 5V I/O 端口及具有高分辨率 PWM 功能的独特 Timer_D

闪存容量达 512KB 的产品不久即将推出。

MSP430F5xx 系列提供了集成型 USB 连接能力。TI 最新 MSP430F5xx 超低功耗微控制器系列可为设计人员提供增强的性能与具有新的创新型外设的更多设计选项，同时减少功率耗用量。



更仔细地地了解 F5229

性能

- 16 位 RISC 微控制器
- 25 MHz CPU
- 超低功耗、集成型智能外设和易用性

电源

- 宽电源电压范围, VCC = 1.8 V 至 3.6 V
- 分离的 IO 电压轨, DVIO = 1.62 → 1.98V
- 超低功耗
 - 运行模式: 290 μ A / MHz (闪存)
 - 运行模式: 150 μ A / MHz (RAM)
 - 待机模式 (LPM3 RTC 模式): 1.9 μ A
 - 关断模式 (LPM4 RAM 保持): 1.1 μ A
 - 停机模式 (LPM5): 0.1 μ A TBD
- 可实现从待机模式的超快唤醒: <5 μ s

封装

- 48 引脚 RGC (QFN): 7.1 x 7.1 mm
- 64 引脚 RGC (QFN): 9.1 x 9.1 mm
- 64 焊球 YFF (DSBGA) 3.4 x 3.5 mm
- 80 焊球 ZQE (BGA) 5.1 x 5.1 mm

优势

- 可直接连接至 1.8V \pm 10% I/O 逻辑和传感器
- 双 USCI 端口可实现至应用处理器的桥接
- 免除了电平转换电路, 从而降低了 BOM 成本
- 减少了手机中的系统功耗 (作为传感器集线器)

开发板和编程器

- MSP-FET430UIF (仿真器) 99 美元
- MSP-TS430RGC64C (目标板) 99 美元

计划表:

- 目前可提供 48 和 64-QFN 封装
- DSBGA RTM 版本计划于 2013 年第一季度推出

首款具有 1.8 V I/O 的 MSP430



MSP430F6xx

带 USB 和 LCD、高达 25MHz 超低功耗 MCU

主要特性:

- 高达 25MHz 的 CPU 速度
- 1.8V 至 3.6V 工作电压
- 高达 256kB 闪存 / 高达 18kB RAM
- 集成型全速 USB 2.0
- 用于支持 HID、CDC 和 MSC 的独特 USB 开发软件包
- 集成型 LCD 驱动器

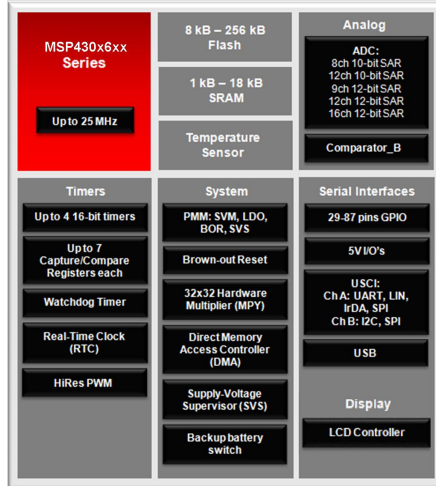
超低功耗:

- 运行模式: 160uA/MHz
- RAM 保持: <100nA
- RTC 模式: 2.5uA
- 快速唤醒时间 <5us

高度集成的 MCU 提供了高性能速度与集成型 USB 和 LCD

闪存容量达 512kB 的产品不久即将推出。

MSP430F6xx 系列具有集成型 USB 连接能力和集成型 LCD 驱动器。该系列可提供最大存储器容量的 MSP430 器件并包括高集成度选项。



MSP430™ | F665x/565x

性能

- 16 位 RISC 微控制器
- 高达 20 MHz 系统时钟

特性

电源

- 宽电源电压范围: 1.8 V 至 3.6 V
- 1.8V 闪存擦除和写入
- 超低功耗
- 运行模式: 290 uA / MHz
- 待机模式 (LPM3 RTC 模式): 2.5 uA
- 关断模式 (LPM4 RAM 保持): 1.0 uA
- 仅 RTC 运作 (LPM3.5): 1.0 uA
- 停机模式 (LPM4.5): 0.1 uA
- 可实现从待机模式的超快唤醒: < 5 uS

封装

- 100 引脚 (TQFP): 14mm x 14mm
- 113 引脚 (ZQW (BGA)): 7.1mm x 7.1mm

优势

- 超低功耗、集成型智能外设和易用性
- 大型存储器可支持多个无线堆栈
- 板载 LCD 驱动器通过减少所需的外部组件节省了成本
- RTC 后备电池开关可避免计时过程中的损耗
- 引脚可兼容其他采用相同封装的 MSP430 器件

开发板和编程器

- MSP-FET430UIF (仿真器) 99 美元
- MSP-TS430PZ100USB (目标板) 75 美元
- MSP430F6659IPZT (100 引脚芯片)



集成型全速 USB 2.0

40 多款具有集成型 USB 的 MSP430 器件 – 由相关的工具与软件提供支持



超低功耗 MCU + USB (用于实现更智能的连接能力)

- 嵌入式全速 USB 2.0 (12 Mbps)
- 高灵活性 (具有可用作 RAM 的可配置 2K 数据缓冲器)
- 未用的 USB 接口引脚可充当高电流 I/O 引脚 (具有 5V 耐压)

模拟与外设集成可降低系统成本

- 多种模拟选项 (带 12 位 ADC、DAC、比较器)
- 集成型 3.3V LDO 可与 5V USB 总线电源配合使用
- 利用灵活的集成型 PLL 可将低成本晶体用于 USB 时钟

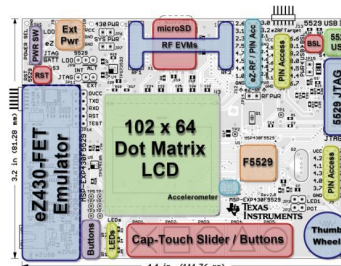
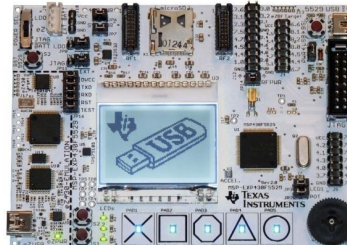
MSPF663x / F563x 器件内部的附加特性

- 集成型 160 段 LCD 驱动器
- 较高容量闪存选项 (最高可达 256KB)
- 后备电池开关及增强型数据完整性 (EDI) 特性可提高可靠性



MSP-EXP430F5529 USB 实验板

- 面向 USB 应用的开发平台。
- 102x64 点矩阵 LCD
- microSD 卡插槽
- 3 轴加速度计
- 5 个电容式触摸垫
- 用于低功耗无线 RF 模块的内置接口 (CCxxxxEMK)
- 9 个 LED
- 模拟指轮
- 备用引脚使用方便
- 标准 JTAG 访问
- 集成型 eZ-FET 两线制 JTAG 调试接口 (编程和调试不需要 USB FET)



现在售价: \$149 75 美元

www.ti.com/usbexp



USB 软件工具

MSP430 软件工具简化了 USB 开发

USB 开发软件包

包括 SW 工具、文档和范例

- **MSP430 API 代码堆栈** 启动 USB 开发所需的全部 API 和范例
- **USB 现场固件更新器** 用于构建一个 GUI 型工具的项目模板，可采用 MSP430 的片上 USB BSL 在现场更新 MSP430 固件。
- **Windows HID API** 用于实现 PC 与 MSP430 MCU 之间的 USB 通信的 API
- **USB 描述符工具** 用于针对各种不同的接口配置 USB API 堆栈的代码生成工具。

通过以下网址了解更多详情：www.ti.com/430usb



MSP430FR57xx

MSP430 MCU + 集成型 FRAM 存储器

主要特性:

- 高达 24MHz 的 CPU 速度
- 1.8V 至 3.6V 工作电压
- 高达 16kB FRAM
- 独特的 FRAM 非易失性存储器
 - 可提供超低功耗读/写及更高的吞吐量
 - 统一存储器能同时存储程序和数据
 - 几乎不受限制的可擦写次数 (100 万亿次)

超低功耗:

- 运行模式: 100uA/MHz
- 待机 (具有 RTC 和 BOR): 1.5uA

独特的 FRAM 存储器拥有非常适合数据记录与无线传感器网络的特性。

德州仪器的 FRAM 提供了具有动态内存分区功能的统一存储器，其存储器存取速度是闪存的 100 倍。FRAM 还能在所有的电源模式中提供零功耗状态保持，这意味着即使在电源缺失的情况下也可保证写入操作。而且，由于可擦写次数达到 100 万亿次以上，因此不再需要 EEPROM。所有这些均可在运行功耗低于 100uA/MHz 的情况下实现 - 这在半导体行业属首创。通过以下网址了解更多详情：www.ti.com/fram

FRAM Series Up to 24 MHz	4 kB – 16 kB FRAM	Analog
	1 kB SRAM	ADC: 10ch 10-bit SAR 14ch 10-bit SAR
	Temperature Sensor	Comparator_B
Timers	System	Serial Interfaces
Up to 5 16-bit timers	PMU: SVM, LDO, BOR, SVS	33 pins GPIO
Up to 3 Capture/Compare Registers each	Brown-out Reset	USC: Ch A: UART, LIN, IrDA, SPI Ch B: I2C, SPI
Watchdog Timer	Hardware Multiplier (MPY)	
Real-Time Clock (RTC)	Direct Memory Access Controller (DMA)	
	Supply-Voltage Supervisor (SVS)	
	Memory Protection Unit (MPU)	



一体化：FRAM MCU 可提供最大的优势

	FRAM	SRAM	EEPROM	闪存
非易失 无需电源即可保存数据	是	否	是	是
写入速度 (13 KB)	10ms	<10ms	2secs	1 sec
平均运行功耗 [μ A/MHz]	100	<60	50mA+	260
可擦写次数	100 万亿次 (10^{15})	无限制	100,000	10,000
动态 可按位编程	是	是	否	否
统一存储器 灵活的代码与数据内存分区功能	有	无	无	无

**当写入 13kB 数据时



统一存储器：无与伦比的灵活性与更低的系统成本

之前

可能需要多个器件变种



为了获得更多的 SRAM, 您可能不得不购买 5 倍于实际所需的闪存 ROM

采用 FRAM 后

一款器件即可支持多种选项
“根据需要滑动滚动条”

16kB 通用 FRAM

可按照需要进行数据内存与程序内存的分区

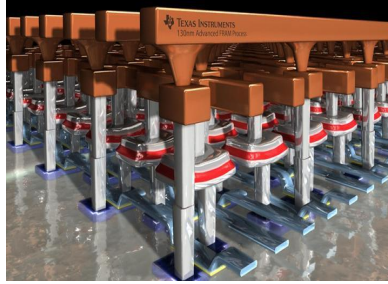
- 库存管理更加简单方便
- 更低的发行/拥有成本
- 由于可修改存储器, 因而加快了产品上市进程

TI Confidential - Internal Only



FRAM: 经过验证、可靠、安全

- 耐用
 - 经证实: 数据保存期限可达 10 年 (在 85°C 温度条件下)
- 对于冲击的耐受性较强
 - 快速存取/写入时间
 - 读取诸如闪存等的存储器内容时决不会干扰电压电平
- 抗辐射
 - 地面软差错率 (SER) 低于检测限值
- 磁场抗扰度强
 - FRAM 不含铁!
- 有保证的写完成
 - 可保证 4 字指令的完成 (与电源的状况无关)



www.ti.com/fram

可通过上方的网址了解有关 TI FRAM 技术的更多详情



FRAM (铁电随机存取存储器)

欢迎使用属于未来的嵌入式存储器...



演示间歇 | 认识并了解 FRAM

一种旨在满足当今及未来需求的全新存储器技术...

利用 FRAM 改进现有的解决方案并实现新型应用

- 可实现功耗最低的运行模式
- 最多可降低功耗达 250 倍
- 最多可提高写入速度达 1000 倍
- 可反复擦写 10 万亿次



通过以下网址了解更多详情：
www.ti.com/fram

欢迎使用属于未来的嵌入式处理器

实验二：基于具内置 FRAM 的创新型 MSP430 系列的独特 FRAM 体验！

体验原装程序

- 四种演示模式:
 - 体验FRAM的快速擦写
 - 模拟FLASH的速度
 - 加速度传感器的采样和数据储存模式
 - 温度传感器的采样和数据存储模式
- 按钮 S1: 不同模式切换
- 按钮 S2 : 进入模式
- 选定模式后, 按 S2可以切换显示/ 串口的开关
- 退出和返回, 按S1
 - 例程配套的PC 端演示程序
...OBE\ FRAM_GUI\FRAM_GUI.exe

85



在CCS开发环境下载运行用户体验例程

- 右击“MSP-EXP430FR5739 User Experience”, 在菜单中选择‘Set as Active Project’
- Build (编译)项目后, 下载程序到实验板MCU [Target → Debug Active Project]
- 运行代码[Target → Run]

86



下载完程序后....

- 1: 双击FRAM_GUI.exe
- 2: 连接实验板到电脑
- 3: 选择 模式 1, 观察 FRAM 擦写速度 kB/s
- 4: 选择 模式 2. 观察对FLASH模拟的擦写速度 kB/s
- 5: 选择 模式3. 在进入模式3之前, 将实验板平放以校准加速度传感器
- 6: 观察FR5739 加速度传感器的采样数据 (可晃动实验板)
- 7: 选择模式 4. 观察温度变化时LED灯的变化

87

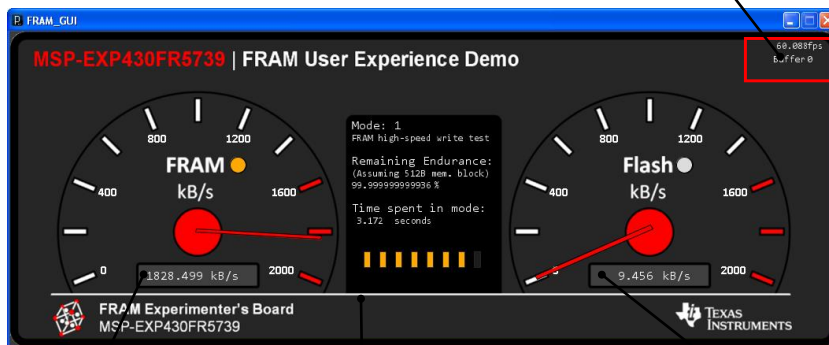


GUI 界面

赏鉴MSP430FR5739的快速和超低功耗特性!

MCUTTFRAM \ FRAM_GUI\FRAM_GUI.exe

PC 调试数据



FRAM 写入速度表盘

LED 指示灯

模拟Flash写入速度的表盘

88



CC430

单芯片 MCU+RF 单片式解决方案

主要特性:

- 高达 20MHz 的 CPU 速度
- 1.8V 至 3.6V 工作电压
- 高达 32kB 闪存 / 高达 4kB RAM
- 集成型 RF 1GHz 以下 RF 收发器
 - 433, 868 和 915MHz
- 可提供集成型 LCD 驱动器

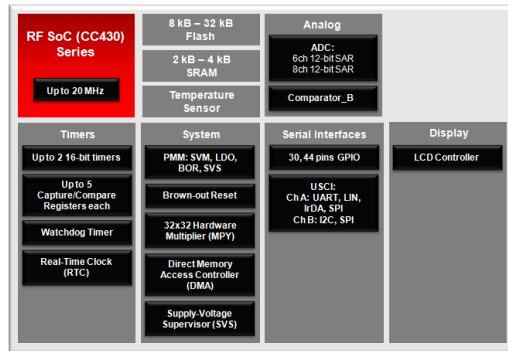
超低功耗:

- 运行模式: 180uA/MHz
- RAM 保持: 1uA
- RTC 模式: 1.7uA
- 快速唤醒时间 <5us

完整的 MCU + RF 片上系统

独特的 RF Studio 软件可轻松配置 RF 外设。

The CC430 16 位 RF 微控制器系列可在微控制器内核、外设、软件和 RF 收发器之间实现严密集成，从而造就出简单易用的真正片上系统解决方案。通过以下网址了解更多详情：
www.ti.com/embeddedrf



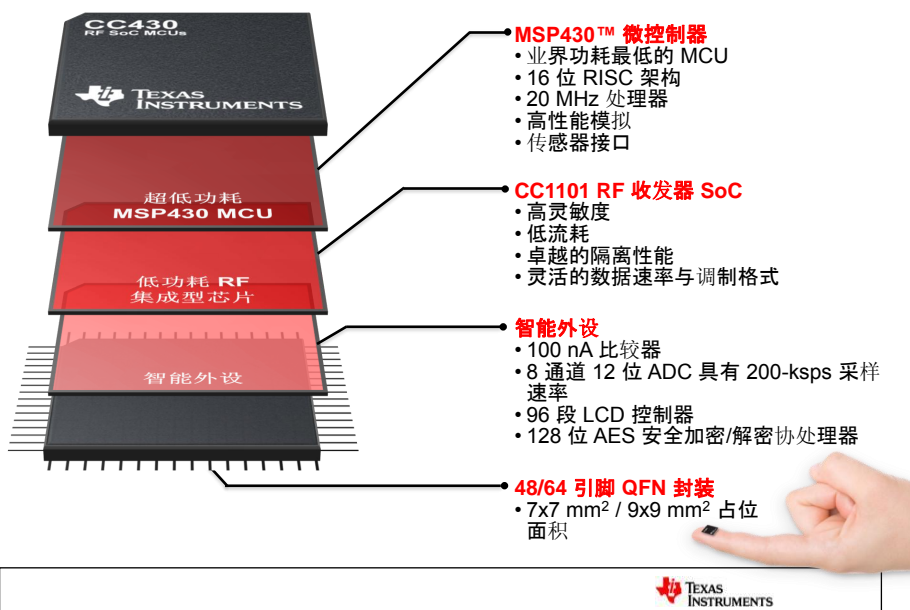
更加细致地了解 MSP430 和 RF 实现方案。

	RF 片上系统	应用 MCU RF 无线电	应用 MCU+ RF 协议处理器
应用			MSP430
无线协议	RF SoC (CC430, C2430, CC2510, CC1110)	MSP430 (F54xx, F24xx, F26xx)	协议处理器 (CC2480, CC430)
射频		收发器 (CC1101, CC2500, CC2520)	

http://focus.ti.com/apps/docs/appcategory.jsp?appld=171&DCMP=TIHeaderTracking&HQS=Other+OT+hdr_a_wireless



CC430 | 具有集成型 RF 的 MCU (SoC)



CC430 派生产品

带 LCD 模块

- **CC430F6137**
(LCD、ADC、比较器 B、64 引脚)
 - 32KB+512B 闪存
 - 4KB RAM
- **CC430F6135**
(LCD、ADC、比较器 B、64 引脚)
 - 16KB+512B 闪存
 - 2KB RAM
- **CC430F6127**
(LCD、比较器 B、64 引脚)
 - 32KB+512B 闪存
 - 4KB RAM
- **CC430F6125**
(LCD、比较器 B、64 引脚)
 - 16KB+512B 闪存
 - 2KB RAM

不带 LCD 模块

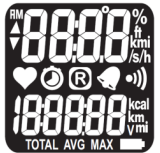
- **CC430F5137**
(ADC、比较器 B、48 引脚)
 - 32KB+512B 闪存
 - 4KB RAM
- **CC430F5135**
(ADC、比较器 B、48 引脚)
 - 16KB+512B 闪存
 - 2KB RAM
- **CC430F5133**
(ADC、比较器 B、48 引脚)
 - 8KB+512B 闪存
 - 2KB RAM



CC430 提供了独特的外设

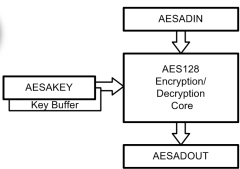
LCD_B

- 个别段的闪烁、可编程帧频率、软件驱动型对比度控制
- 稳压充电泵
- 集成型驱动器



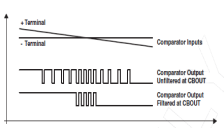
AEC 128

- 按照具有 128 位密钥的 AES FIPS PUB 197 标准进行加密和解密
- 用于加密和解密的密钥扩展
- 用于解密的离线式密钥生成



Comparator_B

- 灵活 – 可选的基准电压和电压迟滞发生器
- 高速、标准和超低功耗 100nA 模式
- 至 Timer A 捕获寄存器的内部输出
- 用于比较器输出的可选 RC 滤波器



众多的应用均可得益于低功耗网络

消费者 / 个人网络



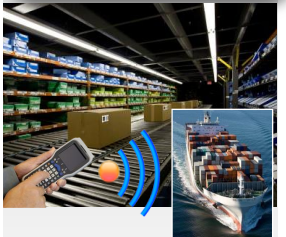
- 手表/运动鞋相结合以监视运动的里程和消耗的卡路里
- 可为无线网络提供足够的处理并实现 10 年以上的电池寿命

工业远程监测

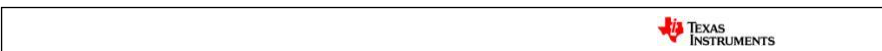


- 面向创新应用（比如：应力裂缝的远程监测）的低功耗传感器网络
- 从运动、振动和发热中收集能量

装运监测



- 通过加密对以无线方式传送的信息提供保护，从而实现更加安全的系统
- 位置、篡改检测和温度监测



RF 软件工具

MSP430 软件工具可简化 USB 开发

SmartRF Studio



SmartRF Studio 7

SmartRF Studio 7

- 用于评估 TI 低功耗 RF IC 和 SoC 的直观型工具
- 可生成设备寄存器值
- 测试 RF 性能并调整客户专用的硬件解决方案

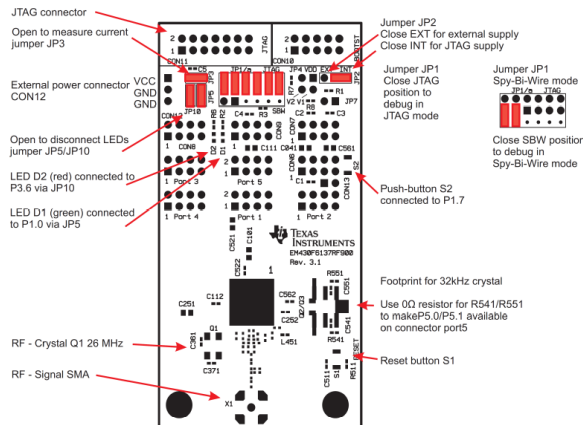
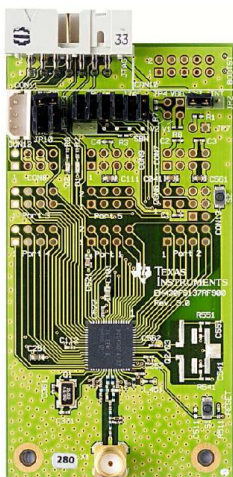
包嗅探器

- 实时分析 RF 数据包，以极大地简化 RF 调试
- 显示和存储利用一部监听 RF 设备捕获的 RF 数据包
- 对数据包进行过滤和解码并以一种便利的方法进行显示！

频谱分析仪（低于 1GHz）- 即将推出



EM430F6137RF900 样本套件



CC430 实验套件

CC430F6137基础板:

- 带定制 LCD
- 具有反向通道的 eZ430 仿真器
- 所有的 CC430 I/O 均可使用
- 4 个LED 和 4 个按钮, 小的焊接面积
- 光传感器 + 小型 F5137 基础板

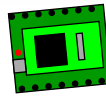
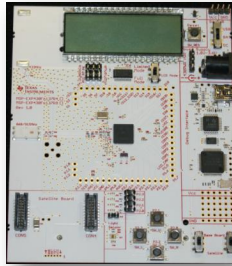
CC430F5137卫星板

- 现成有售的小型 Amber-Wireless 载体上模块 PCB
- 可利用基础板对其进行调试/编程
- 基于现成有售的 Amber-Wireless 模块的卫星板

该套件内含

- 1 个带电池的基础板
- 1 个带电池的卫星板
- 1 根 USB 线缆
- 除片式天线之外还配有导线天线 + 负责选择天线的备用电容器 (必须焊接)

价格: 149 美元 即将推出!



Chronos | 世界上首款可穿戴式开发套件



演示间歇 | Chronos

世界上首款可穿戴式开发工具

启动 RF 开发

集成了 CC430 MCU + RF SoC

- 低于 1GHz RF
- 集成了 LCD、三轴加速度计、压力和温度传感器
- 具有 USB 编程器和 RF 软件狗



集成、创新、独特的开发套件，售价 49 美元

通过以下网址了解更多详情：
www.ti.com/chronoswiki



L092 – 世界上首款本机 0.9V MCU

非常适合依靠单节电池供电的操作

主要特性:

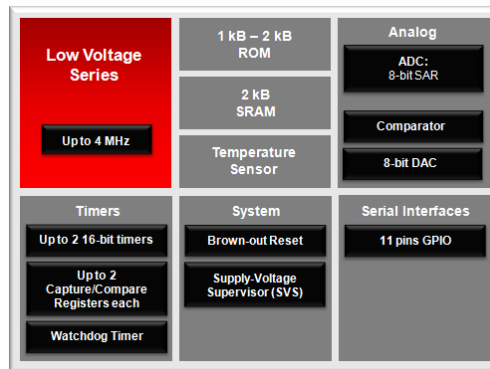
- 高达 4MHz 的 CPU 速度
- 首款真正的本机 0.9V MCU!
 - 0.9V 至 1.65V
- 容量高达 2kB 的可编程存储器
- 独特的模拟功能池外设
 - 可配置模拟模块，具有 256mV 电压基准、比较器和 8 位 ADC

超低功耗:

- 运行模式: 45uA/MHz (1.3V 工作电压)
- 6uA 待机模式
- 3uA 停机模式

独特的工作电压使得能够依靠单节 1.5V 电池 (AA、AAA 等) 运作

The MSP430C09x 和 MSP430L092 是世界上首款真正的 0.9V 工作电压微控制器。该系列能够在 0.9V 电压条件下运行所有的模拟与数字逻辑电路，而无需将逻辑电路部分提升到一个更高的电压。通过以下网址了解更多详情：
<http://ti.com/lowvoltagewiki>



更加仔细地了解模拟功能池 (A-POOL)

利用模拟功能池可实现最大的灵活性

MSP430L092:

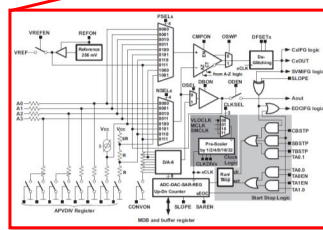


特性

- 一种可利用软件进行配置的外设，能实现完整的信号链路
 - 比较器
 - 8 位基本型 DAC
 - 8 位 ADC
 - 电源电压监视器
 - 温度传感器
 - 超低电压 (256 mV) 基准

优势

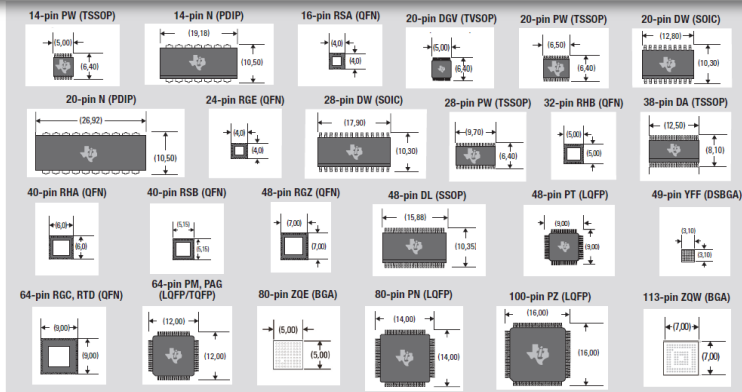
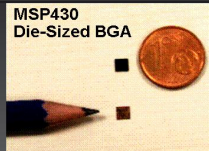
- 可实现灵活多样的设计
- 可缩减电路板尺寸
- 采用一种外设形成一个完整的信号链路



MSP430 封装选项

- 引脚数从 14~113 个
- 现可提供芯片大小的 BGA 封装！
 - F2370: 3.232x3.232mm (49 引脚)
 - F22xx: 3.33x3.49mm (49 引脚)

封装型式
超过25种！



MSP430 的主要价值

MSP430
Ultra-Low Power MCUs



MSP430 简单易用。立即启动开发。

- 易于使用的开发工具
- 直观的软件工具
- 完整的代码库
- 只需 4.30 美元即可启动开发工作!



使用简单的低成本工具链

EMBEDDED SERIES MAKE THE SWITCH

MSP430 Hardware Tools

LaunchPad 和 BoosterPack 生态系统



完整的开发套件售价 9.99 美元
 •MSP-EXP430G2 LaunchPad 可提供启动开发工作所需的全部硬件与软件!
 •支持 MSP430G2xx Value Line 系列 MCU
 •特性:

- 板载仿真
- 20 针 DIP 插座
- 板载 LED 和开关
- 包括 2 个 MCU
 - MSP430G2553
 - MSP430G2452



通过下面的网址了解其发展动态:



ti.com/launchpad



不断成长的 BoosterPacks 生态系统



•可提供许多插入式模块, 更多模块即将推出!
 •运用了电容式触摸、无线及其他技术!

实验板

用于评估 MSP430 器件的高集成度开发套件
 该实验板具有部分 MSP430 器件和附加的硬件组件, 旨在实现简易的系统评估与原型设计!

非常适合了解某种新型架构或测试某个器件系列的功能。



F5529 USB 实验板
 -基于 MSP430F5529
 -完整的 USB 开发套件
 -板载仿真
 -SD 读卡器、电容式触摸等等!
 -149 美元



FRAM 实验板
 -基于 MSP430FR5739
 -具有全部的 FRAM 存储器
 -板载仿真
 -板载传感器
 -49 美元



CC430 实验板
 -基于 CC430 MCU+RF SoC
 -包括一个基础数字板
 -板载仿真
 -完整的 RF 开发套件
 -149 美元



通过下面的网址了解所有相关信息:



ti.com/msp430tools

eZ430 启动套件

具有板载仿真功能与独特的外形。
 •嵌入式仿真意味着较小的外形, 使得该套件与 USB 记忆棒尺寸相同, 而且仅需通过两个引脚即可完成编程/调试。



eZ430-Chronos
 -基于 CC430
 -低于 1GHz RF
 -集成型传感器
 -可编程
 -49 美元



eZ430-RF2500
 -基于 MSP430F2274
 -加上 CC2500 2.4GHz RF
 -板载开关和 LED
 -49 美元



eZ430-F2013
 -基于 MSP430F2013
 -可拆卸式目标板
 -板载开关和 LED
 -20 美元



通过下面的网址了解所有相关信息:

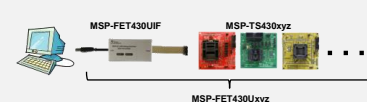


ti.com/ez430

目标板和仿真工具

一款工具即可实现全面的控制。MSP430 闪存仿真工具
 当与合适的目标板配合使用时, MSP-FET430UIF 可对所有的 MSP430 器件进行编程和调试。为所有的 MSP430 器件都提供了目标板, 并在其上安装了 ZIF 目标插座以连接各种不同的引出脚与封装。

另外, 还提供了诸如 MSP-GANG 等生产编程器。这些套件可加快产品的上市进程并能同时针对多达 8 个目标编程!



MSP430 Software Tools



MSP430 IDE



无与伦比的集成(整合在 CCS 中)
-具有 MSP430Ware
-Grace
-ULP Advisor
-更多...



与 IAR 持续合作
- 将 MSP430Ware 内容整合至 IAR 中
- 最新的器件支持



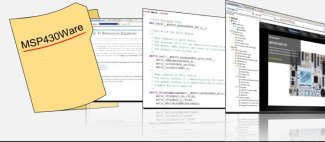
增加对 MSPGCC 的支持
- 提供免费、开源和技术社区支持
- 最新的器件支持
- 很快即将推出 - 代码范例、项目及其他资源

MSP430Ware – MSP430 资源集合

通过一个直观且时尚的图形用户界面 (GUI) 提供了可帮助您成为一
名 MSP430 专家所需的全部资源。

简便快捷地找到所需的文档和软件资源:
•具有全新的驱动程序库

- C 代码范例
- Grace 模板
- 数据表
- 用户指南
- 硬件设计文件



现可提供!!!

面向超低功耗 (ULP) 技术的软件工具

ULP Advisor™

-对照“ULP 检查表”查验代码
-目前有 15 条 ULP 规则,并储备了不断增加的新规则
-突出显示了改进区域以及至有用资源的要点,例如:代码范例、文档等
-现可提供 BETA 版本! RTM 版本于 2012 年 4 月提供



能耗监测软件

-在调试期间,EnergyTrace 负责报告 CPU、外设和定时器的反向电流状态。
-允许开发人员使功耗相关信息与 MCU 程序代码相互关联。
-即将推出...



其他 MSP430 软件工具



Grace™ 代码生成工具,用于实现和配置
GPIO 及外设



其他软件包包括:

- 电容式触摸库
- 能源库【Energy Library】(AFE2xx)
- USB 开发软件包
- RF 软件资源



与 MSP 共同成长

- 检查 TI 提供的其他出色产品,以释放您的应用的全部潜能:
- 收集数据 – www.ti.com/sensors
- 处理数据 – www.ti.com/analog
- 传送数据 – www.ti.com/wireless
- 给系统供电 – www.ti.com/power

106



LaunchPad 和 BoosterPack 生态系统

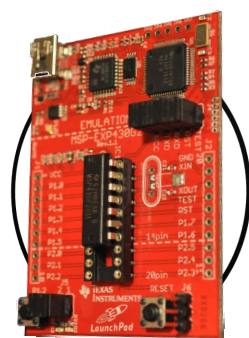
与 MSP430 一道成长。



认识并了解 LaunchPad (MSP-EXP430G2)

可提供您的应用开发所需的一切资源！

- + **嵌入式仿真** 包含用于编程与调试的迷你型 USB 线缆
- + **14 和 20 针 DIP 插座**
支持所有的 MSP430 Value Line 系列器件
- + **包括 2 个 MSP430 器件**
MSP430G2553 和 MSP430G2452
- + **2 个按钮和 2 个 LED**
- + **不断成长的 BoosterPack 生态系统**
- + **免费的软件编译器/调试器**
Code Composer Studio Ver 5,
IAR Embedded Workbench 和 GCC



9.99 美元 & 免费装运！

通过下面的网址了解其发展动态：
ti.com/launchpad



不断成长的 BoosterPack 生态系统

许多可用于 MSP430 LaunchPad 的插入式模块

BoosterPacks = 面向 LaunchPad 的插入式模块，采用独特的 TI 产品或实现完整应用。

BoosterPacks 可从 TI、第三方及在线社区获得!!

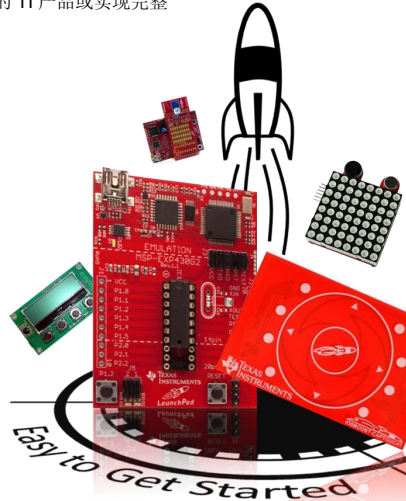
可提供许多 **BoosterPacks**:

- 电容式触摸 (430BOOST-SENSE1)
- 低于 1GHz RF (430BOOST-CC110L)
- 基于 C5000 的电容式触摸 + 音频(430BOOST-AUDIO1)
- I2C 数字电位计 (TPL401EVM)
- SPI 数字电位计 (TPL501EVM)
- 8x8 LED 矩阵 (Olimex)

BoosterPack **标准** 如今被 C2000 和 Stellaris 所采纳!

具有近场通信 (NFC)、独特 LCD 显示器等特性的更多 **BoosterPacks** 即将推出

通过以下网址查看所有的 **BoosterPacks** :
www.ti.com/boosterpacks!



TEXAS
INSTRUMENTS

与 LaunchPad (MSP-EXP430G2) 一道成长

花不到 10 美元就能在 5 分钟内启动开发工作，这可能吗？

绝对没问题，不过只有采用 LaunchPad 开发套件才行！

采用业界成本最低的微控制器开发套件，立即启动开发工作。

- 花 9.99 美元就能获得所需的一切资源！
- 包括 2 个 MSP430G2xx 器件
- 用于编程 / 调试的集成型闪存仿真工具
- 可支持 150 多款 MSP430G2xx Value Line 系列微控制器器件



通过以下网址了解更多详情：
www.ti.com/launchpadwiki

TEXAS
INSTRUMENTS
Authorized Distributor



ARROW ELECTRONICS AND TEXAS INSTRUMENTS

Embedded Series

ARROW

MAKE THE SWITCH

MSP430 实验板

对 MSP430 进行深入评估。

111



MSP-EXP430F5529

基于MSP430F5529 MCU 的完整 USB 开发套件

基于 MSP430F5529 MCU

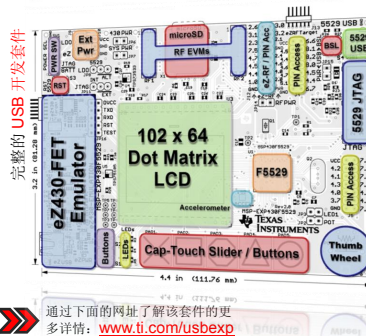
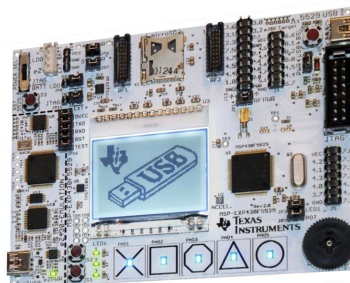
- 128kB 闪存 / 8kB RAM
- 全速 USB 2.0
- 25MHz、16 位 RISC CPU
- 定时器、串行通信、120 位 ADC、比较器、GPIO

板载特性:

- 完整的 USB 开发平台
- 用于编程/调试的板载仿真
- SD 读卡器
- 102x64 点矩阵背光照明 LCD
- 5 块电容式触摸垫 (按钮/滑块)
- 适用于许多 TI 无线模块的接头
- 通用 LED 和开关
- 滚轮/分压器
- 多种电源选项: USB、JTAG、电池或外接电源

可提供简单易用的 USB 软件开发程序包

- 用于创建 HID、MSC 和 CDC USB 实现方案的软件解决方案
- 还可提供简单易用的 VID 处理



通过下面的网址了解该套件的更多详情: www.ti.com/usbexp



MSP -EXP430FG4618/F2013

基于 MSP430FG4618 和 MSP430F2013 MCU 的完整开发套件

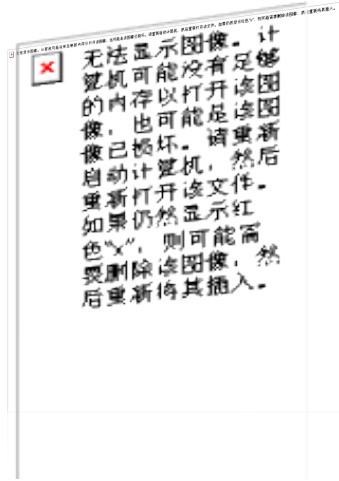
基于 MSP430FG4618 和 MSP430F2013 MCU

集成型外设包括:

- 12 位 DAC 、 12 位 ADC 、 16 位 $\Sigma \Delta$ 比较器、运算放大器、DMA 、乘法器、LCD 控制器、串行通信、GPIO

板载特性:

- 2 个板载 MSP430 器件允许访问大多数 MSP430 外设!
- 2 个 JTAG 端口实现了每个 MSP 器件的简易型编程
 - 需要单独的 MSP -FET430UIF
- 段式 LCD 显示器
- 适用于许多 TI 无线模块的接头
- 至 ADC 的传声器
- 至蜂鸣器的 DAC
- 电容式触摸垫
- 通用 LED 和开关
- RS -232 连接器



通过下面的网址了解该套件的更多详情:

www.ti.com/Cq4618exp



MSP -EXP430F5438

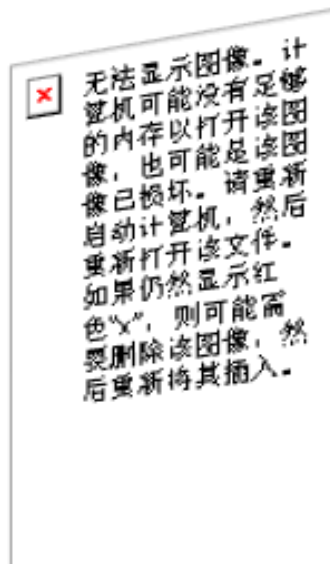
基于 MSP430F5438 MCU 的完整开发套件

基于 MSP430F5438 MCU

- 256kB 闪存 / 16kB RAM
- 25MHz 16 位 RISC CPU
- 独特的电源管理模块、定时器、12 位 ADC 、串行通信、乘法器、DMA 、RTC 、GPIO

板载特性:

- 用于 MSP430F5438 的 100 针 ZIF 插座
- 电源选项包括 USB 、 JTAG 、 电池和 外接电源
- 用于实现简易型编程与调试的 JTAG 端口
 - 需要单独的 MSP -FET430UIF
- 138x110 点矩阵 LCD 显示器
- 3 轴加速度计
- 3.5mm 耳机插孔
- 适用于许多 TI 无线模块的接头
- 至 ADC 的传声器
- 至蜂鸣器的 DAC
- 5 档位游戏杆
- 通用 LED 和开关



通过下面的网址了解该套件的更多详情:

www.ti.com/Cq4618exp



MSP -EXP430FR5739

基于具有嵌入式 FRAM 的 MSP430FR5739 MCU 的完整开发套件

基于 MSP430FR5739 MCU

- 首款具有嵌入式 FRAM 的超低功耗 MCU
- 16kB FRAM
- 8MHz 16 位 RISC CPU
- 定时器、串行通信、12 位 ADC、比较器、GPIO

板载特性:

- 板载 MSP430FR5739 MCU
- 用于编程与调试的板载仿真
- 端口引脚扇出以方便使用
- 温度传感器
- 3 轴加速度计
- 适用于许多 TI 无线模块的接头
- 通用 LED 和开关

了解 FRAM 极富创新的独特特性!

- 下一代的非易失性存储器技术
- 几乎不受限制的可擦写次数 (100 万亿次)
- 写入操作时的能耗比闪存低 250 倍
- 写入速度比闪存快 100 倍
- 更多详情请访问: www.ti.com/fram

首款具有嵌入式 FRAM 的 ULP MCU

无法显示图像。计算机可能没有足够的内存以打开该图像，也可能该图像已损坏。若要重新启动计算机，您可能需要打开该文件。如果仍然显示此信息，则可能需删除该图像，然后重新将其插入。



通过下面的网址了解该套件的更多详情: www.ti.com/fram



MSP -EXP430FR5869

基于 MSP430FR5869 的完整 FRAM 开发套件 - 首款基于“金刚狼” (Wolverine) 平台的 MCU

基于 MSP430FR5869 MCU

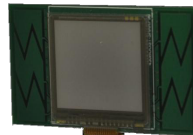
- 64kB FRAM
- 16MHz、16 位 RISC CPU
- 乘法器、DMA、定时器、CRC、ADC、比较器、串行通信、GPIO

板载特性:

- 用于编程 / 调试的下一代板载仿真
- BoosterPack 引出脚/接头可支持各种不同的模块
 - 将配有一个 96x96 Sharp ULP 显示器 BoosterPack
- 通用型开关
- 多种电源选项: USB、电池、外接电源或超级电容器
- 可再充电的超级电容器可实现超低功耗运作

演示全新的金刚狼 (Wolverine) 平台!

- 了解嵌入式 FRAM 的超低功耗、快速写入速度和几乎不受限制的可擦写次数
 - 100uA/MHz // 0.7uA LPM3 // 0.5uA LPM3.5 (RTC)
- 可依靠超级电容器连续工作 24 小时以上
- 最新的 eZFET (板载仿真) 将实现新的节能型调试功能。可在调试期间提供能耗曲线和电流测量数据



*将于 2013 年 第三季度推出



MSP-EXP430F6137RFx

基于具有嵌入式 1GHz 以下 RF 收发器的 CC430 MCU 的完整无线开发套件

基于 CC430F6137 MCU 的基础板

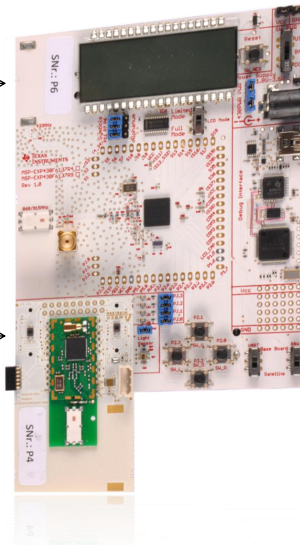
- 具有嵌入式 RF 收发器的板载 CC430F6137 MCU
 - 可提供 433、868 和 915MHz 频段
 - 32kB 闪存 / 4kB RAM
 - 96 段 LCD 驱动器
 - 定时器、串行通信、12 位 ADC、GPIO、DMA、乘法器、比较器、电源管理模块
- 板载段式 LCD
- 用于编程和调试的板载仿真
- 通用开关和 LED
- 可采用各种电源：电池、USB、外接电源

基于 CC430F5137 的子板

- 具有嵌入式 RF 收发器的板载 CC430F5137 MCU
 - 可提供 433、868 和 915MHz 频段
 - 32kB 闪存 / 4kB RAM
 - 定时器、串行通信、12 位 ADC、GPIO、DMA、乘法器、比较器、电源管理模块
- 可利用基础板上的仿真进行编程与调试
- 通用开关和 LED
- 光传感器

了解 CC430 极富创新的独特特性！

- 更多详情敬请访问：www.ti.com/cc430



MSP-EXP430F6137RFx

基于 MSP430F5659 MCU 的完整开发套件 – 首款具有 512kB 闪存 MSP430

基于 MSP430F5659 MCU

- 512kB 闪存 / 32kB RAM
- 全速 USB 2.0
- 25MHz、16 位 RISC CPU
- 定时器、串行通信、120 位 ADC、比较器、GPIO

板载特性：

- 完整的 USB 开发平台
- 用于编程 / 调试的板载仿真
- SD 读卡器
- 400x240 ULP Sharp 显示器
- BoosterPack 引出脚/接头可支持各种模块
- 适用于许多 TI 无线模块的接头
- 通用 LED 和开关
- 滚轮/分压器
- 多种电源选项：USB、JTAG、电池或外接电源
- 锂聚合物电池充电电路
- 传声器和 3.5mm 耳机插孔

演示新型 MSP430 软件！

- “开箱即用”型体验将利用 SYS/BIOS RTOS
- 演示即将推出的 MSP430 图形库



eZ430 入门套件 (Starter Kits)

利用独特的外形进行开发

119



eZ430 入门套件

完整的开发套件可提供板载仿真与小巧的独特外形。

通过以下网址了解所有 eZ430 套件

www.ti.com/ez430

包括:

- **Zigbee** CC2530ZDK-ZNP-MINI
- **Bluetooth** eZ430-RF256x
- **SubGHz RF** MSP430-3P-AWGH-AMB9423-DEVB
- 更多...



eZ430 仿真器

- 所有的 eZ430 入门套件均包括一个 eZ430 仿真器
- 提供一种被称为“Spy-bi-wire”的两线制 JTAG 协议
- 允许开发人员对目标 MCU 进行编程和调试
- 还允许用户通过 UART 与 PC 进行串行数据的往来传输



eZ430-Chronos

手表大小的 1GHz 以下 RF 开发套件

- 集成型传感器: 压力、温度和三轴加速度计
- 由 CC430F6137 MCU + RF 收发器 (433/868/915MHz) 提供支持
- 包含 RF 和 eZ430 仿真软件狗
- 低成本开发 (49 美元)

eZ430-RF2500

短短几分钟即可构建无线传感器网络!

- 由 MSP430F2274 和 CC2500 (2.4GHz RF) 提供支持
- 采用 TI SimpliTI 堆栈
- 配有 2 个可拆卸目标板
- 还包含 eZ430 仿真软件狗和电池组
- 低成本开发 (49 美元)
- 支付 20 美元即可获得附加的目标板 + 电池组 (eZ430-RF2500T)

能量收集:

- **eZ430-RF2500-SHE**: 利用太阳能板 + Cymbet 薄膜电池取代电池组。149 美元

eZ430-F2013

USB 外形的小巧、易用型 MSP430 开发工具

- 由 MSP430F2013 MCU 提供支持
- 配有一个带 LCD、开关和 GPIO 访问功能的可拆卸目标板
- 还包含 eZ430 仿真软件狗
- 低成本开发 (20 美元)
- 支付 10 美元即可获得附加的目标板 (eZ430-T2012)

eZ430-TMS37157

RFID 评估套件

- 由 MSP430F2274 MCU 和 TMS37157 PaLFI 提供支持
- 配有一个可拆卸目标板, 其可插入配套提供的电池板以执行主动操作
- 还包含 eZ430 仿真软件狗和 RFID 基站读写器
- 低成本开发 (199 美元)



闪存仿真工具和目标插座板

面向原型设计、评估及生产的全面开发



闪存仿真工具 (MSP-FET430UIF)

一款工具便可实现全面的控制。

MSP-FET430UIF - 当与合适的目标插座板配合使用时，闪存仿真工具 (FET) 允许开发人员对基于任意闪存或 FRAM 的 MSP430 器件进行编程与调试。

该套件包括一个 USB 调试接口，可通过一个完整的 JTAG 接口或节省引脚的 Spy Bi-Wire（双线制 JTAG）协议对 MSP430 器件进行系统内编程。

特性：

- 软件可配置电源电压：1.8V 至 3.6V（在 100mA 电流下）
- 支持 JTAG 安全熔丝烧断功能以保护代码
- 支持所有带 JTAG 接头的 MSP430 开发套件
- 支持 JTAG 和双线制 JTAG 调试协议



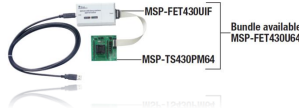
马上就可通过以下网址订购：
www.ti.com/MSP-FET430UIF



目标插座板 (MSP-TS430XYZ)

可用于各种不同的引出脚配置和封装型式, 以支持所有的 MSP430 器件。

- 每款目标板支持一种特定的 MSP430 封装型式及引出脚配置
- 独立型套件 (MSP-TS430XYZ) = 75 美元
- 需要 MSP-FET430UIF 以将目标板连接到 PC。可以把目标板与闪存仿真工具 (FET) 捆绑销售 (MSP-FET430XYZ) = 149 美元



Socket Pin Count	Package Supported	FET + TS Bundle	Target Board Only	Supported Devices
8	D (SOP)	MSP-FET430U8	MSP-TS430D8	G2xx0
14	PW (TSSOP)	MSP-FET430U14	MSP-TS430PW14	F20xx G2xx1
24	PW (TSSOP)	MSP-FET430U24	MSP-TS430L092	L092
	DW (TSSOP)	--	MSP-TS430PW24	AFE2xx
28	PW (TSSOP)	MSP-FET430U28	MSP-TS430PW28	F12x F12x2 F12x F12x2 F21xx
	PW (TSSOP)	MSP-FET430U28A	MSP-TS430PW28A	F20xx G2xx1 G2xx2 G2xx3
38	DA (TSSOP)	MSP-FET430U38	MSP-TS430DA38	F22x2 F22x4
	RHA (QFN)	MSP-FET430U40A	MSP-TS430RHA40A	FR572x FR573x
40	RHA (QFN)	MSP-FET430U23x0	MSP-TS430RHA23x0	F23x0
	RSB (QFN)	MSP-FET430U40	MSP-TS430RSB40	F51x1 F51x2
48	DL (SSOP)	MSP-FET430U48	MSP-TS430DL48	F42x0 F642x0
	RGZ (QFN)	MSP-FET430U48B	MSP-TS430RGZ48B	F534x
	PM (QFP)	MSP-FET430U64	MSP-TS430PM64	F13x F13x1 F14x F14x1 F15x F16x F23x F24x F2410
	PM (QFP)	MSP-FET430U64A	MSP-TS430PM64A	F24x1 F241x F261x F41x F42x FE42x FE42x2 FW42x
64	RGQ (QFN)	MSP-FET430U64B	MSP-TS430PM64B	F530x F5310
	RGQ (QFN)	MSP-FET430U64C	MSP-TS430PM64C	F522x
	RGQ (QFN)	FET430F6137RF900	EM430F6137RF900	CC430F6137
	RGQ (QFN)	MSP-FET430U64USB	MSP-TS430RGQ64USB	F552x F551x F550
80	PN (QFP)	MSP-FET430U80	MSP-TS430PN80	F241x F261x F43x F43x1 F643x F47x F647x
	PN (QFP)	MSP-FET430U80A	MSP-TS430PN80A	F532x
	PN (LQFP)	MSP-FET430U80USB	MSP-TS430PN80USB	F552x F551x
	PZ (QFP)	MSP-FET430U100	MSP-TS430PZ100	F43x F43x1 F44x F6461x F47xx F461x
	PZ (QFP)	MSP-FET430U100A	MSP-TS430PZ100A	F471xx
100	PZ (QFP)	MSP-FET430U100B	MSP-TS430PZ100B	F673x F672x
	PZ (QFP)	MSP-FET430U100C	MSP-TS430PZ100C	F643x F533x
	PZ (QFP)	MSP-FET430U5x100	MSP-TS430PZ5x100	F54xx
	PZ (QFP)	MSP-FET430U100USB	MSP-TS430PZ100USB	F56xx F663x



群组生产编程器 (MSP-GANG)

可同时对多达 8 个目标进行编程。

MSP-GANG -该工具可同时对多达 8 个相同的 MSP430 闪存或 FRAM 器件进行编程。MSP 群组编程器可使用标准的 RS-232 或 USB 连接与主机 PC 相连, 并提供灵活的编程选项。

MSP 群组编程器配有一个被称为“群组分离器”的扩展板, 用于实现 MSP 群组编程器与多个目标板之间的连接。还提供 8 根电缆, 用于将扩展板连接至 8 个目标器件 (通过 JTAG 或 Spy-Bi-Wire 连接器)。

特性:

- 速度比先前的群组编程器 (MSP-GANG430) 快 3 倍
- 可同时对多达 8 个 MSP430 器件进行编程
- 至 PC 的 USB 和 RS-232 接口连接
- 可与所有的 MSP430 目标插座板相连并支持所有的 MSP430 器件
- 支持 JTAG 和 Spy-Bi-Wire 调试协议
- 包含用于存储图像的 SD 卡插槽
- 配有 LCD 屏, 以在无需 PC 的情况下实现轻松编程
- 在 PC 上提供了直观的 GUI, 以实现最大的灵活性



Order now
@ www.ti.com/MSP-GANG



完整的 MSP430 软件套件

- 各种不同的集成型开发环境 (IDE) 选项
- ULP Advisor
- Grace
- USB 和 RF 软件工具
- 实时操作系统 (RTOS)
- 命令行编程器
- BSL 配置



MSP430 | Ultra-Low Power is in our DNA

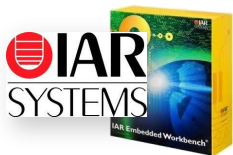
各种不同的 IDE 选项

可提供免费的集成型开发环境 (IDE)



Code Composer Studio v5

- 基于 Eclipse 的 IDE (编译器、调试器、链接器等)，适用于所有的 TI 嵌入式处理器
- 售价 495 美元。还可提供免费的代码限制或时间限制版本。
- MSP430 专用工具：
 - MSP430Ware、Grace 和 ULP Advisor
 - Linux 如今也可支持 MSP430!



IAR Embedded Workbench

- 功能强大的第三方 IDE 产品，具有项目管理工具和编辑器。包括用于所有 MSP430 器件的配置文件。
- 可提供免费版本！
 - 可免费下载 4/8/16kB 代码空间限制启动 (Kickstart) 版本
 - 可提供免费、全功能、30 天试用期版本



MSPGCC

- 用于 MSP430 的免费、开源、GCC 工具链。目前最高可支持 64kB。
- 包括 GNU C 编译器 (GCC)、汇编器、链接器 (binutils) 及调试器 (GDB)
- 工具可在 Windows、Linux、BSD 及其他大多数 Unix 版本的操作系统上使用
- 更多详情敬请访问：<http://mspgcc.sourceforge.net/>

可提供其他的 MSP430 IDE 选项！更多详情敬请访问：www.ti.com/msp430tools





认识并了解 MSP430Ware 及 MSP430 软件生态系统的其余软件工具



囊括了使您成为 MSP430 专家所需的一切资源！

我们今天要聊些什么呢？

MSP430Ware – 囊括了使您成为一名 MSP430 专家所需的一切资源！

- 时尚而直观的 GUI
- 完整的软件包内含文档、范例和 **外设驱动程序库**！
- 集成到了您最喜欢的 IDE 中！

Grace – 基于 GUI 的代码生成（用于外设配置）

- 采用直观的 GUI 启用和配置 F2xx 和 G2xx 外设
- 检查外设冲突和矛盾配置
- 生成经全面注释的易读型 C 代码

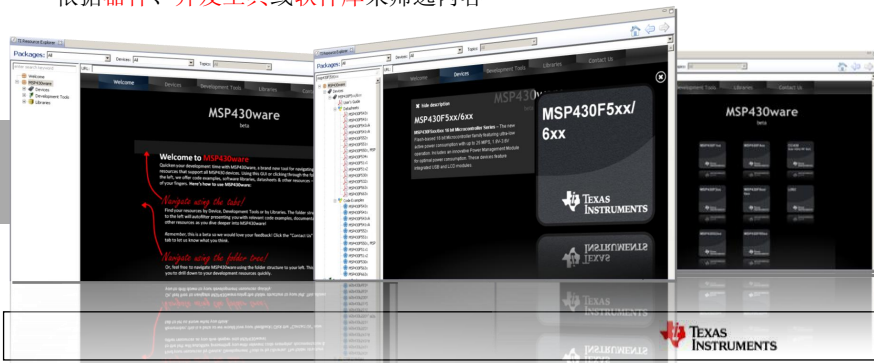
ULP Advisor 及其他 MSP430 软件工具

- ULP Advisor 依据一个详尽的 ULP 核对表检查代码
- 其他软件工具包括 RTOS、RF 堆栈、USB 开发程序包等等。



MSP430Ware, 具有驱动程序库

- 在 TI 集成浏览器 (Resource Explorer) 之内, MSP430Ware 程序包包含:
 - 传统的 C 代码范例
 - Grace 代码范例
 - 数据表和用户指南
 - 勘误表
 - 开发套件开箱即用体验代码
 - 驱动程序库 API
 - 驱动程序库代码范例
 - 还有更多...
- 提供了一款可补充 StellarisWare 及 ControlSuite 的 **MSP430 解决方案**
- 可通过网络自动升级至最新版本
- 依据 **器件、开发工具或软件库**来筛选内容



MSP430Ware, 通过 TI 集成浏览器 (Resource Explorer) 提供

LEFT PANE
Content immediately filters within the left pane.

Content includes:

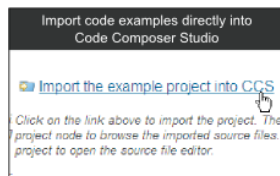
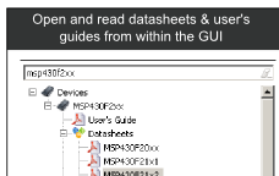
- Datasheets & Errata
- Code Examples
- Driver Libraries & APIs
- Hardware Design Files

Everything you need to become an MCU Expert!

RIGHT PANE
Browse through all available design resources using a sleek & intuitive GUI.

Browse content by Device, Development Tool or Software Library.

Keyword search is also available



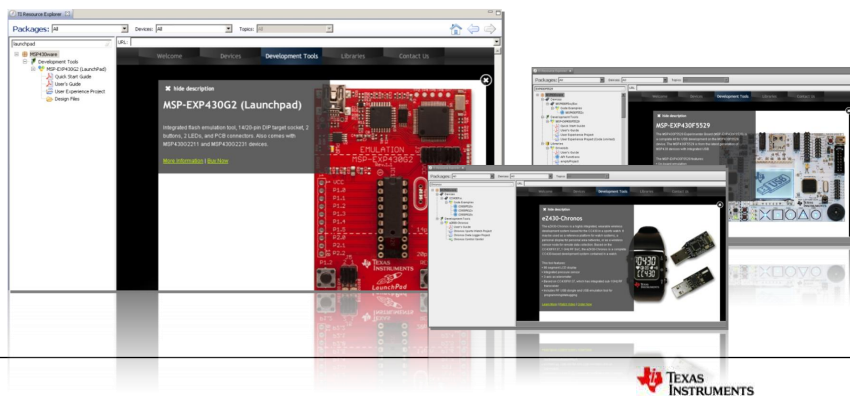
筛选出针对每款 MSP430 MCU 器件的内容

- 用户指南和数据表
- 传统的 C 代码范例
- Grace 代码范例 (仅限 F2xx/G2xx 器件)
- 驱动程序库 API 和代码范例 (仅限 F5xx/F6xx 器件)
- 针对相关开发套件的内容



筛选出针对每款 MSP430 开发工具的内容!

- 用户指南和快速启动指南
- “开箱即用”型演示代码
- 任何适用的软件库 (USB、驱动程序库等)
- 硬件设计文件



筛选出针对每个 MSP430 软件库的内容



MSP430 外设驱动程序库

- 用于配置、启用和使用集成型 MSP430 外设的完整 API。
- 在用户指南、API 指南和代码范例中全面提供了有关易用型功能的文档。
- 支持 F5xx、F6xx 和 FR5xx 系列器件



USB 开发程序包

- 包含了为您的应用增添 USB 功能所需的一切资源。
- 包括所有必要的文档以及用于 CDC、HID 和 MSC 接口的 API
- 支持所有具备集成型 USB 的 MSP430 器件



电容式触摸感测库

- 用于在您的应用实现电容式触摸按钮、滑块或滚轮的软件库
- 支持所有的 MSP430 器件（无需电容式感测 I/O）



能源库 (Energy Library)

- 用于快速提升计量、智能电网、能源监测应用和家庭/楼宇自动化之测量精度的软件套件。
- （目前仅限 IAR，CCS 端口很快即将推出！）



MSP430 图形库

- 用于在任何 LCD 与 MSP430 配合使用的情况下实现快速开发的易用型 API。
- 高度灵活的软件库，可支持所有类型的 LCD！



MSP430 驱动程序库

- 外设的功能编码（而不是按位编程）
- 直观的功能调用和参数意味着可减少阅读产品数据表的时间
- 采用驱动程序库编写全部应用程序！
- 用于所有 MSP430F5xx/6xx 系列器件的代码范例
- 极少的开销

```
void main(void)
{
    //Stop WDT
    WDT_hold( _MSP430_BASEADDRESS_WDT_A_ );

    //Set P1.0 to output direction
    GPIO_setAsOutputPin( _MSP430_BASEADDRESS_PORT1_R_,
        GPIO_PORT_P1,
        GPIO_PIN0
    );

    //Initialize the ADC10 Module
    /*
     * Base Address for the ADC10 Module
     * Use internal ADC10 bit as sample/hold signal to start conversion
     * USE MODOSC SMIF Digital Oscillator as clock source
     * Use default clock divider of 1
     */
    ADC10_init( _MSP430_BASEADDRESS_ADC10_A_,
        ADC10_SAMPLEHOLDSOURCE_SC,
        ADC10_CLOCKSOURCE_ADC10OSC,
        ADC10_CLOCKDIVIDEBY_1 );

    /*
     * Base Address for the ADC10 Module
     * Sample/hold for 16 clock cycles
     * Do not enable Multiple Sampling
     */
    ADC10_setUpSamplingTimer( _MSP430_BASEADDRESS_ADC10_A_,
        ADC10_CYCLEHOLD_16_CYCLES,
        ADC10_MULTIPLESAMPLEDISABLE );

    //Configure the Memory Buffer
    /*
     * Base Address for the ADC10 Module
     * Use input A0
     */
}
```



采用驱动程序库与采用传统 C 代码的 PWM

驱动程序库

```
GPIO_setAsPeripheralModuleFunctionOutputPin(PARAMETERS);  
Timer_generatePWM(PARAMETERS)
```

传统的
C 代码

```
P2DIR |= 0x04;  
TA1CTL1 = OUTMOD_7;  
P2SEL |= 0x04;  
TA1CCR1 = 384;  
TA1CCR0 = 511;  
TA1CTL = TASSEL_1 + MC_1 + TACLK;
```

- 驱动程序库提供了易于理解的功能
- 不再需要配置使用密码的寄存器
- 高级 API 使得能够轻松地在所有 MSP430F5 系列与 6 系列器件之间移植代码

低级编程

```
00101010  
10010010  
01010100  
10010010  
11001010
```



更加细致地了解驱动程序库功能调用

典型的驱动程序库格式

```
Function_name(Peripheral_Base_Address, Param1, Param2, ...);
```

基址 = __MSP430_BASEADDRESS_PORT1_R__

1. 使用 CTRL+SPACE 以执行自动完成...

器件中的每个外设都具有一个唯一的基址

示例:

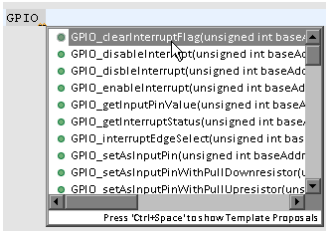
```
GPIO_setAsOutputPin (  
    __MSP430_BASEADDRESS_PORT1_R__,  
    GPIO_PORT_P1, GPIO_PIN1 + GPIO_PIN2  
);
```



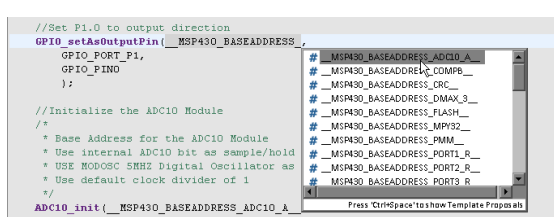
采用 Eclipse 的“CTRL+Space”自动完成快捷方式和驱动程序库

- CCS (Eclipse) 为自动完成功能提供了一种有效的快捷方式
- 由于驱动程序库项目利用了每个 MSP430 外设的标头文件，因此定义了每种功能调用
- 只需按下“CTRL+Space”，就能提供若干“建议”，包括：

推荐功能...

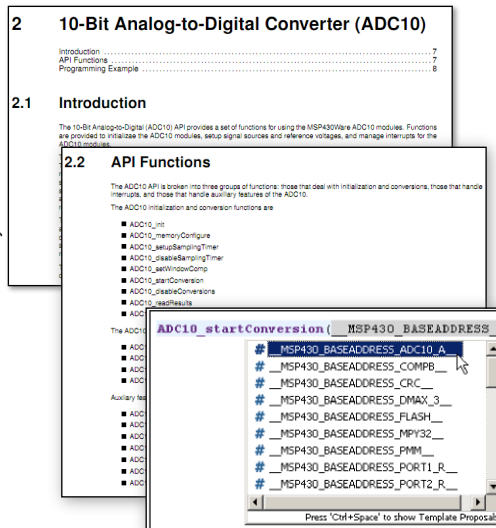


推荐参数...



MSP430 驱动程序库资源一览

- 资源：
 - 用户指南
 - 支持器件/外设概要
 - API 功能调用清单
 - API 指南
 - 每种 API 功能调用的详细指南，包括认可参数的相关信息
 - 自动完成功能
 - 每个外设的代码范例
 - 可提供动手实验研习班
(联系 Adrian-Fernandez@ti.com)



MSP430 驱动程序库 API 指南

- MSP430 驱动程序库 API 指南提供了针对每种 API 功能的详细文档，包括每个支持参数的说明
- API 指南通过 MSP430Ware 和网站提供

The screenshot displays the Texas Instruments website interface for the MSP430 API documentation. On the left, there is a 'File List' with various files categorized by type (e.g., .c, .h, .asm). The central pane shows the 'adc10.c File Reference' with a list of functions and their signatures, such as 'void adc10_init (unsigned int baseAddress, unsigned int clockSourceSelect, unsigned int clockSourceDivider)'. The right pane provides detailed 'Function Documentation' for 'adc10_init', including its parameters, initialization steps, and return values.

支持外设清单 可用功能调用清单 每种功能的详情，包括参数说明



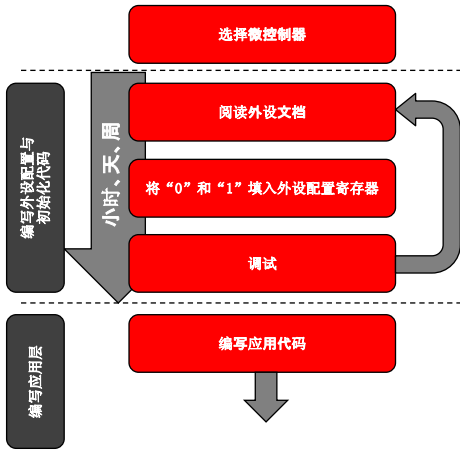
The diagram illustrates the ADC10-10-bit GRACE block diagram and the Grace software interface. The block diagram shows the signal path from an analog input through an ADC channel to a digital converter, which then outputs to an ADC memory. The software interface shows configuration options for the ADC, including enabling the interrupt handler and selecting the interrupt source. Two notes are provided: Note 1 states that the setting uses the 10-bit ADC Channel 0 with V_{CC} and GND as the voltage reference, and Note 2 states that Grace interrupt handlers are named of user-provided functions with no arguments and return 1, or 0 otherwise.

用于德州仪器 MSP430F2xx 和 G2xx 的
Grace™ 软件



客户通常是如何进行微控制器编程的呢？

传统的开发周期



如果采用这种开发周期，预计客户将阅读几百页的文档，以一点一滴地了解所有必需的外设。

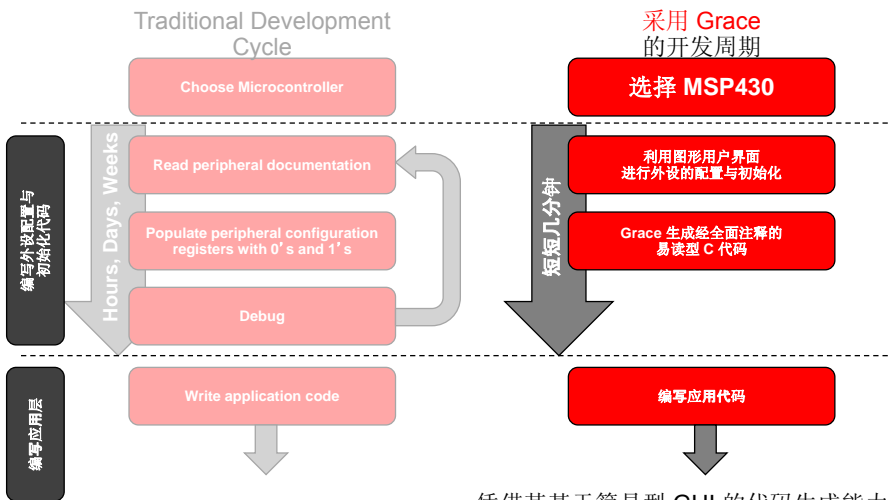
他们还必须确保资源在外设之间“精确地”共享。

在着手进行“实际的”应用开发之前必须完成以上全部工作！



Grace 如何能为客户提供帮助？

Grace 可帮助客户减少在外设配置与初始化上耗费的时间！

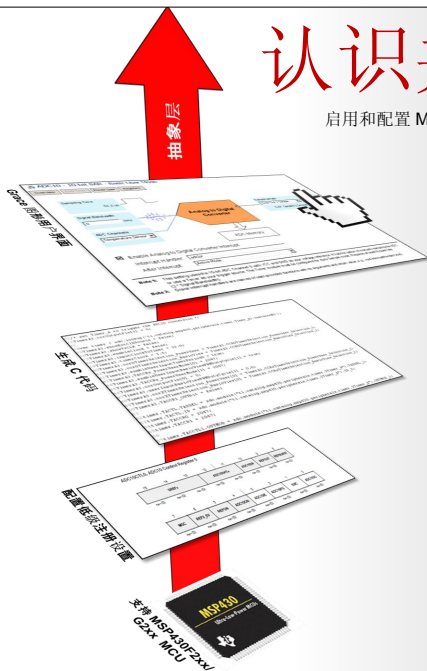


凭借其基于简易型 GUI 的代码生成能力，**Grace 可加快我们客户的产品上市进程！**



认识并了解 Grace

启用和配置 MSP430 外设的图形用户界面。



- **以直观可视的方式配置 MSP430 外设。**
通过按钮、下拉菜单和文本框启用和配置 ADC、DAC、定时器、时钟、串行通信模块等。
- **生成直接插入 Code Composer Studio 项目中的代码。**
可对此代码进行调试并将其下载至 MSP430 器件，这一点与采用传统方法生成的代码完全一样！
现可提供支持 IAR 的独立型版本！
- **实用的弹出窗口和提示框基于 MSP430 文档。**
减少翻阅数据表 and 用户指南的时间，边做边学！
- **Grace 被无缝集成至为人所熟知的 MSP430 开发环境中**
Grace 支持所有的 F2xx 和 G2xx Value Line 系列微控制器，以及 MSP430 最常用的硬件套件，包括 4.30 美元的 LaunchPad、eZ430-F2013 和 eZ430-RF2500。



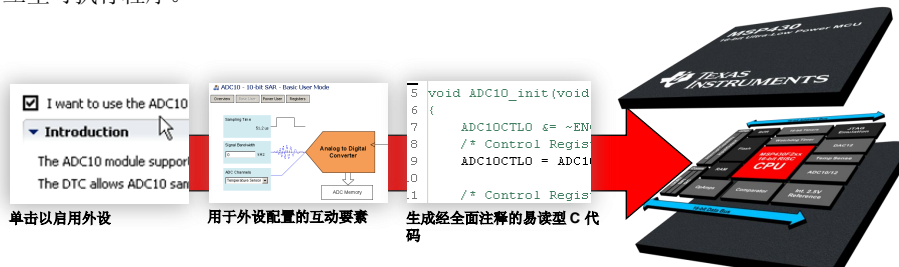
www.ti.com/grace

认识并了解 Grace

利用代码生成工具加快产品上市进程

Grace 是一款图形用户界面 (GUI)，用于启用和配置 MSP430F2xx 和 G2xx 外设。

- 使用按钮、下拉菜单和文本框生成用于启用和配置应用外设的 C 代码。
- 各种不同的抽象层 – 基本视图、高级用户视图和注册级视图
- 实用的提示与鼠标划入 (hover overs) 可在整个配置过程中为开发人员提供指导
- 可用作一款针对 Code Composer Studio 的免费插件，或用作支持其他 IDE 的独立型可执行程序。



单击以启用外设

用于外设配置的互动要素

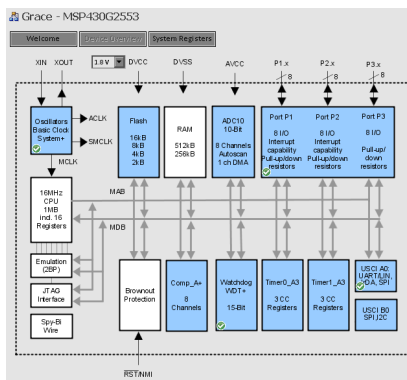
生成经全面注释的易读型 C 代码

www.ti.com/grace



更加细致地了解 Grace

- Grace 范例包含于 MSP430Ware 软件包内，并可直接移植到 CCS 中
- 如今可提供独立型 Grace 以支持其他的 IDE 选项，如 IAR Embedded Workbench
- 互动式方框图
- 通过 GUI 启用和配置外设
- 生成经全面注释的 C 代码
- 确保外设之间没有资源冲突



采用 Grace 进行基于 GUI 的编程

有没有一种基于 GUI 的 C 代码生成工具？

有！Grace 图形用户界面可生成经全面注释的 C 代码。

加快产品上市进程并有助于将更多精力投入到应用层开发！

- 采用一种直观的用户界面启用和配置 MSP430F2xx 和 G2xx 外设
- 使用按钮、下拉菜单和文本框以生成经全面注释的 C 代码
- 用于 CCS 的免费插件



通过以下网址了解更多详情：
www.ti.com/grace



ARROW ELECTRONICS AND TEXAS INSTRUMENTS

Embedded Series




MAKE THE SWITCH

ULP (超低功耗) Advisor

节省点滴电能 - β 版于 2011 年 12 月推出, 2012 年第一季度交付制造

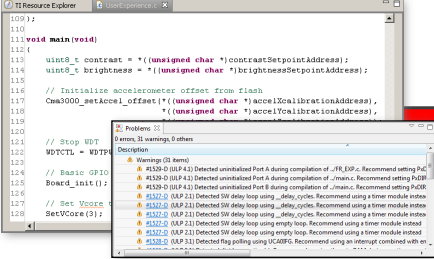
- 对照一份 MSP430 ULP 检查清单查验您的代码。
- 相关规则已由业界的低功耗技术专家制定并验证。
- ULP Advisor wiki 包括了对于每条规则的说明、补救提案、代码范例以及至相关 e2e 网上论坛发帖的链接。
- ULP Advisor 是免费的, 可作为 CCS 的插件提供或作为支持其他 IDE 的独立命令行工具提供。
- 通过以下网址了解更多详情: www.ti.com/ulpadvisor



ULP Advisor - Rule Table

- ULP 1.1 Ensure LPM usage
- ULP 2.1 Leverage timer module for delay loops
- ULP 3.1 Use ISRs instead of flag polling
- ULP 4.1 Terminate unused GPIOs
- ULP 5.1 Avoid processing-intensive operations: modulo, divide
- ULP 5.2 Avoid processing-intensive operations: floating point
- ULP 5.3 Avoid processing-intensive operations: (s)printf()
- ULP 6.1 Avoid multiplication on devices without hardware multiplier
- ULP 7.1 Use local instead of global variables where possible
- ULP 8.1 Use 'static' & 'const' modifiers for local variables
- ULP 9.1 Use pass-by-reference for large variables
- ULP 10.1 Minimize function callings from within ISRs
- ULP 11.1 Use lower bits for loop program control flow
- ULP 11.2 Use lower bits for port bit-banging
- ULP 12.1 Use DMA for large memcopy() calls
- ULP 12.2 Use DMA for repetitive transfer
- ULP 13.1 Count down in loops
- ULP 14.1 Use unsigned int for indexing variables
- ULP 15.1 Use bit-masks instead of bit-fields

编写代码...



ULP Advisor 可找到实施 ULP 改善的区域。

ULP Advisor > Rule 1.1 Ensure LPM Usage

What it means
The MSP430 microcontroller achieves low power consumption by minimizing the time staying in active mode and maximizing the time staying in [Sleep] low power modes. Programmers can be configured to operate without CPU interrupts and CPU only needs to wake up to process critical tasks and quickly return to low power mode. Low power mode usage is highly recommended.

Risks, Severity
Keeping the application in active constantly will greatly increase power consumption and reduce battery lifetime.

Why it is happening
This warning is issued when no ULP warning restriction can be found in any code file in the project.

Remedy
Review the code in your application when applicable, i.e. while waiting for certain peripheral tasks to complete, waiting for an interrupt, opening a file, etc. Review the ULP Advisor warning instructions in the code where applicable such as:

Code Example

```
#include <msp430.h>
#define LED_PIN 1
#define LED_ON 0
#define LED_OFF 1
#define LED_TOGGLE 2
#define LED_TOGGLE_DELAY 10000


void main(void)
{
    WDTCTL = WDTPW; // Stop WDT
    WDTCTL = WDTPW; // Stop WDT
    // Basic GPIO
    Board_Init();
    // Set Voltage
    SetVoltage(3);
}
```

内容详实的 wiki 提供了细节信息、补救方案及其他资源。



ULP Advisor 演示 !

- 每条规则均有详细的指导:
 - 倘若未给予关注将产生什么影响
 - 补救措施 (如果需要)
 - 代码范例
 - 文档/相关资源
 - 视频短片
 - E2E 在线社区论坛, 等等
- Wiki 是互动的
 - 世界各地的 ULP 技术专家均可奉献其设计心得与技巧
 - 参与活泼有趣的 E2E 在线社区讨论
 - 在 wiki 内, 有关 ULP 的知识不断增加且编排井然有序



ULP Advisor - Rule Table

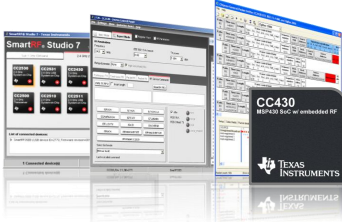
- ULP 1.1 Ensure LPM usage
- ULP 2.1 Leverage timer module for delay loops
- ULP 3.1 Use ISRs instead of flag polling
- ULP 4.1 Terminate unused GPIOs
- ULP 5.1 Avoid processing-intensive operations: modulo, divide
- ULP 5.2 Avoid processing-intensive operations: floating point
- ULP 5.3 Avoid processing-intensive operations: (s)printf()
- ULP 6.1 Avoid multiplication on devices without hardware multiplier
- ULP 7.1 Use local instead of global variables where possible
- ULP 8.1 Use 'static' & 'const' modifiers for local variables
- ULP 9.1 Use pass-by-reference for large variables
- ULP 10.1 Minimize function callings from within ISRs
- ULP 11.1 Use lower bits for loop program control flow
- ULP 11.2 Use lower bits for port bit-banging
- ULP 12.1 Use DMA for large memcopy() calls
- ULP 12.2 Use DMA for repetitive transfer
- ULP 13.1 Count down in loops
- ULP 14.1 Use unsigned int for indexing variables
- ULP 15.1 Use bit-masks instead of bit-fields



软件工具简化了 USB 和 RF 开发

RF 软件工具

www.ti.com/rfstudio



SmartRF Studio 7

- 用于评估 TI 低功耗 RF IC 和 SoC 的直观型工具
- 可生成设备寄存器值
- 测试 RF 性能并调整客户专用的硬件解决方案。

包嗅探器

- 实时分析 RF 数据包，以极大地简化 RF 调试
- 显示和存储利用一部监听 RF 设备捕获的 RF 数据包
- 对数据包进行过滤和解码并以一种便利的方法进行显示！

频谱分析仪（低于 1 GHz）

- 低成本的频谱分析仪可实现简易的 RF 硬件调试。
- 更多详情请访问：www.ti.com/sa430

USB 软件工具

www.ti.com/msp430usbdevpack



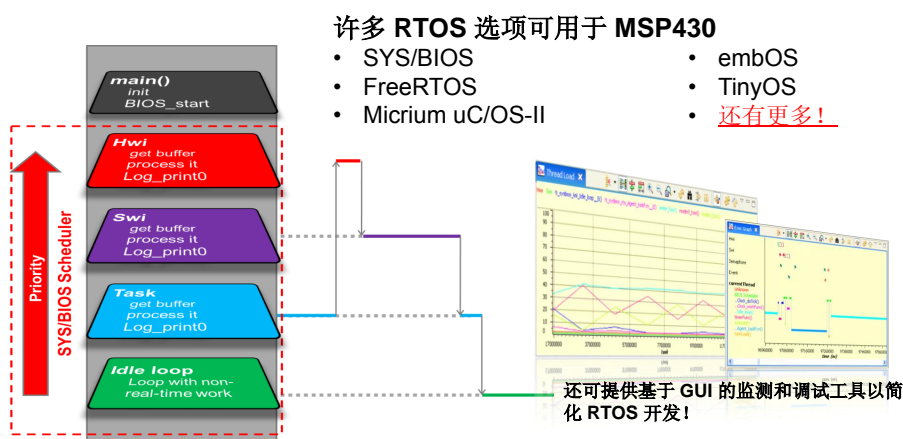
USB 开发软件包（软件工具、文档与代码范例）

- **MSP430 API 代码堆栈** 启动 USB 开发所有必需的 API 与代码范例
- **USB 现场固件更新器** 用于构建一个 GUI 型工具的项目模板，可采用 MSP430 的片上 USB BSL 在现场更新 MSP430 固件。
- **Windows HID API** 用于实现 PC 与 MSP430 MCU 之间的 USB 通信的 API
- **USB Descriptor Tool** 用于针对各种不同的接口配置 USB API 堆栈的代码生成工具。
- **现已集成到 MSP430Ware 中！**



实时操作系统 (RTOS)

随着 MSP430 器件扩展至较大的内存占用量及高集成度，RTOS 可为您的应用提供确定性定时并确保执行优先级最高的线程。



MSP430 Flasher – 命令行编程器

MSP430 Flasher 是一款基于外壳程序的开源界面，用于在没有 IDE 的情况下通过一个 **FET 编程器** 对 MSP430 器件进行编程，或通过 JTAG 或 Spy Bi-Wire (SBW) 对 eZ430 进行编程。

```

C:\WINDOWS\system32\cmd.exe
> MSP430_Flasher\bin\MSP430Flasher.exe -m MSP430P2122 -w "firmware.txt"
[+] Loading additional triggers...done
[+] Initializing hardware and fuses...done
[+] Checking firmware compatibility...done
[+] Reading file version...done
[+] Opening file...done
[+] Connecting device...done
[+] Reading device information...done
[+] Checking checksum of flash...done
[+] Writing device...done
[+] Flashing complete
[+] Verifying hardware...done
[+] Done
+-----+
| HexGate : MSP430Flasher.exe
+-----+
| Arguments : MSP430P2122 -w "firmware.txt" -m -c SBW
+-----+
| ATTENTION: Default options used due to invalid argument list.
+-----+
| Device      : MSP430P2122
| Chipset    : MSP430
| Device     : MSP430P2122
| Part File  : firmware.txt (SBW).bl, verified - TRUE
| JTAG SW    : TRUE
| HexGate open (in task) :
| Downloading...done
| Disconnecting from device...
| Driver      : closed Ok (errp)
  
```

特性:

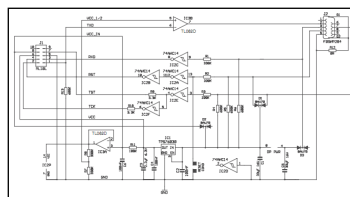
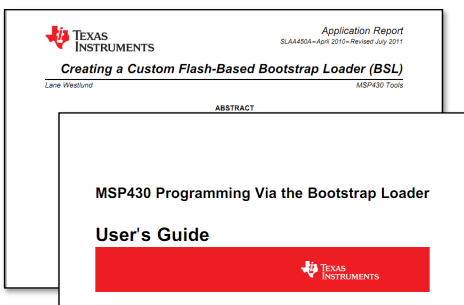
- MSP430 Flasher 可用于在没有 IDE (如 CCS 或 IAR) 将二进制文件 (.txt/.hex 文件) 直接下载至 MSP430 器件。
- 能直接从一个器件抽取固件
- 可烧断 JTAG 熔丝
- 为器件提供上电
- 提供 JTAG 密码 (如果适用)
- 设定硬件断点
- 能够从任意目录位置运行且不需要安装。

更多详情敬请访问: www.ti.com/msp430flasher



MSP430 启动加载程序

- 启动加载程序 (即 BSL) 是一种内置于 MSP430 器件的程序，专为与器件进行通信 (主要是用于存储器的读写操作) 而设计。
- 这常常是利用通过一个串行链路 (UART) 发送的命令来完成的，但也可通过其他的协议 (如 USB 或 RF) 来实现。
- 提供了一个完整的 MSP430 BSL 用户指南 (slau319)，其全面记录了所有 TI 器件搭载的 BSL 的相关文件，从而使开发人员能够将 BSL 充分地应用于生产编程或其他目的。
- 对于那些有兴趣开发其特有的定制 BSL 的客户，还提供了一本应用手册 (slaa450)。



提供了软件与硬件电路示意图，可设计这些电路以直接与 MSP430 BSL 接口。

[了解有关 MSP430 BSL 的更多详情](#)



www.ti.com/msp430software

- 用于提供所有 MSP430 软件资源的门户网站
- 包括 TI 及第三方的产品



立即
启动开发工作



@ www.ti.com/msp430

新型解决方案 - 物联网

利用一部位于您家庭局域网中的移动设备来监视和控制 MSP430+CC3000 支持的产品



新型解决方案 - 蓝牙和蓝牙低功耗 (BLE)

低功耗传感器



- 可依靠硬币电池工作一年以上
- 无苹果公司 MFi 版税
- <100Kbps 数据速率

数据

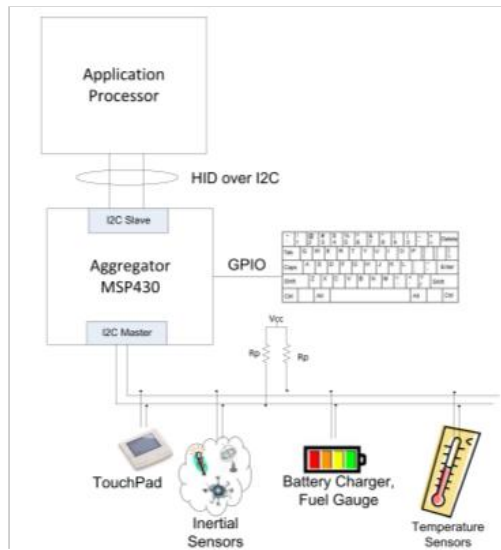


- 支持新式和老式电话 (BT 和 BLE)
- 无苹果公司 MFi 版税
- 数据速率高达 3Mbps



新型解决方案 – HID/I2C

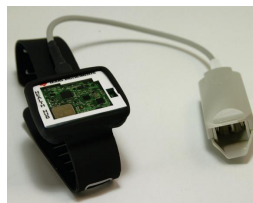
- 通过连接至不带 USB 的人机接口设备实现节能



新型解决方案 – 无线便携式脉搏血氧计

脉搏血氧计通过感应去氧 (deoxygenated) 及氧化 (oxygenated) 血红蛋白对红外线及红光的吸收比例来测定血氧含量。脉搏血氧计包含了感应探针, 其附于患者的耳垂、脚尖或指尖并连接至数据采集系统以实现计算, 并显示血氧饱和度、心率及血流量。可对现成有售的脉搏血氧计线缆进行改装以插入 TI 电路板。

- MSP430F5528 MCU 用于计算 SpO 和心率
- AFE4490 用于 LED 发送和接收路径
- BLE 模块连接采用 TI CC2541
- iPAD 用途数据聚集器



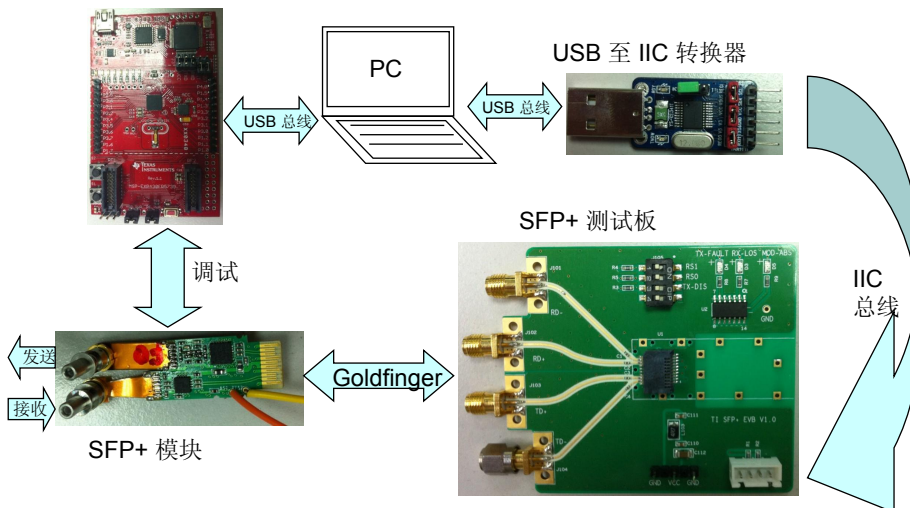
新型解决方案 - 计步器

- 将市售的加速度计集成到手表的电路板中
 - MSP430F5528 MCU
 - BLE 模块连接采用 TI CC2541
 - iPad 用途数据聚集器

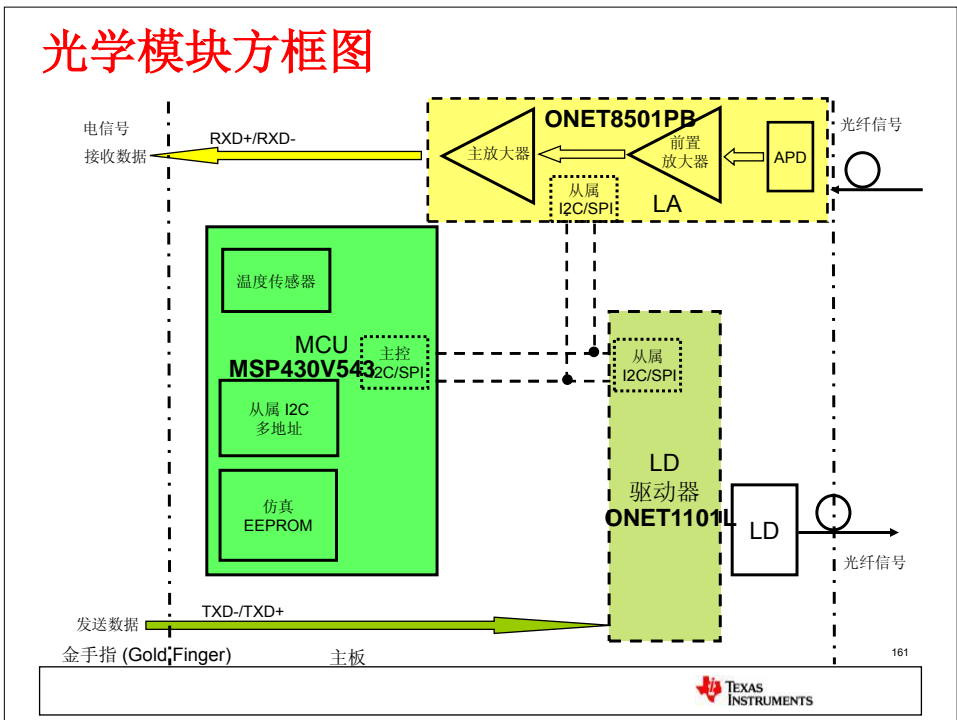


新型解决方案 - 光学模块

TI 仿真器

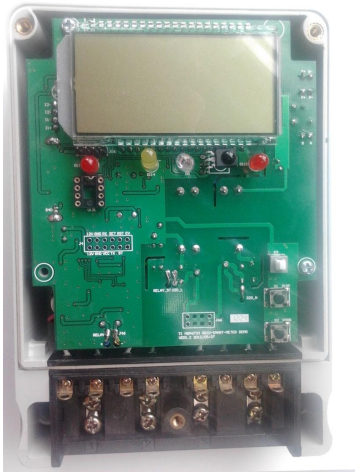


光学模块方框图



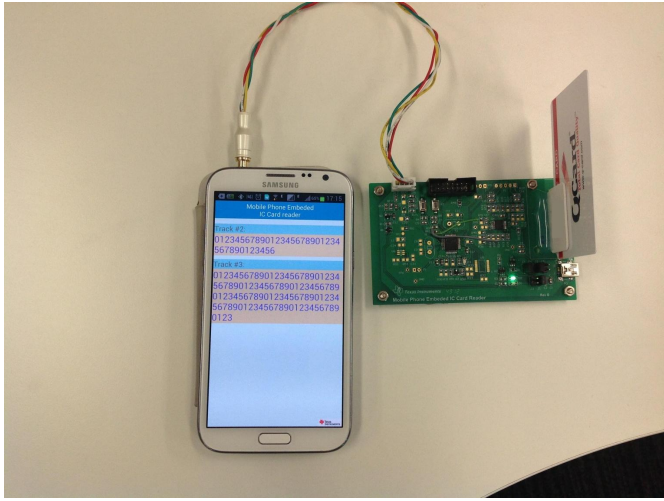
新型解决方案 – 宽动态范围 1P 电子式电表

特性

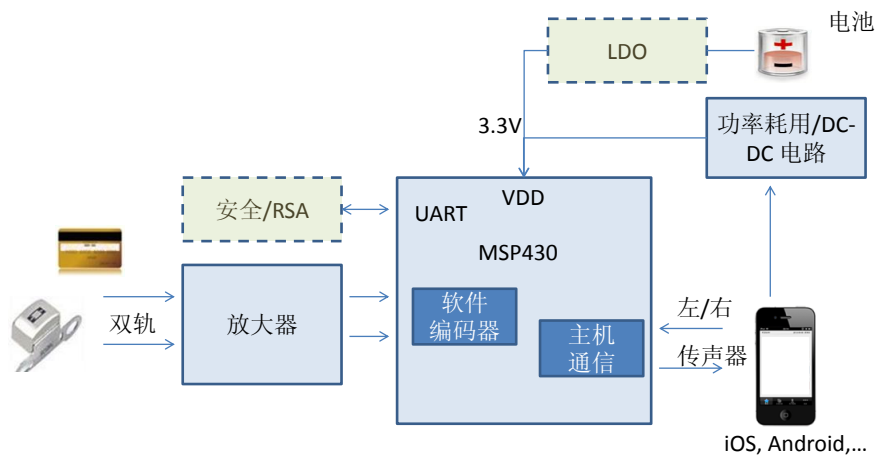


- 6000:1 的高动态范围将提高小电流测量中的准确度并改进客户的批量生产流程
- 自动校准工具将加快客户 MP 效率
- 集成型温度补偿 RTC 将使整体解决方案成本下降 1 美元
- 全 SOC 型解决方案将使客户在成本和设计周期两方面均受益

新型解决方案 - 手机读卡器



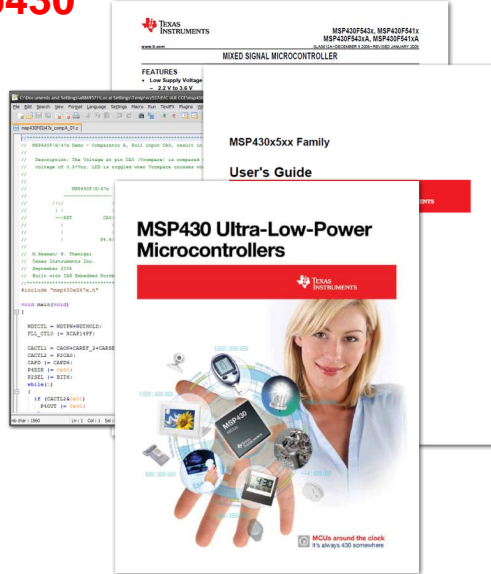
手机读卡器方框图



www.ti.com/msp430



- 用户指南
- 数据表
- **TI 社区论坛**
- 100 多篇应用报告
- 1000 多个代码范例
- 产品小册子
- **MCU 选择工具**
- 最新工具软件
- 第三方清单
- 芯片勘误表

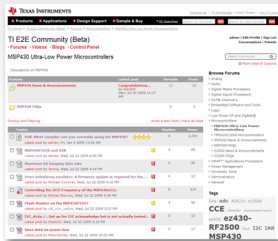


广泛的社区支持



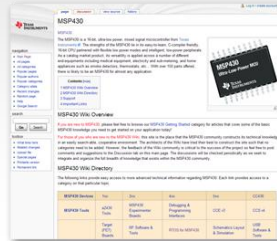
E2E 社区

- 视频短片、博客、论坛
- 广泛的社区支持与思想交流
- 全球客户支持
- <http://e2e.ti.com>




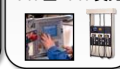








处理器 Wiki

- 不断扩充的技术 wiki 文章结集
- 小贴士与技巧、常见失误和设计思路
- <http://wiki.msp430.com>



除 MSP430 以外的 TI 处理产品系列

TI 嵌入式处理器						
微控制器 (MCU)		基于 ARM® 的处理器		数字信号处理器 (DSP)		
16 位超低功耗 MCU	32 位实时 MCU	32 位 ARM Cortex™-M3 MCU	ARM Cortex-A8 MPU	DSP DSP+ARM	多内核 DSP	超低功耗 DSP
MSP430™ 高达 25 MHz 闪存、FRAM 0.5 KB 至 256 模拟 I/O、ADC、LCD、USB、RF 测量、检测、通用 0.25 至 9.00 美元 	C2000™ Delfino™ Piccolo™ 40MHz 至 300 MHz 闪存、RAM 16 KB 至 512 PWM、ADC、CAN、SPI、I2C 电机控制、数字电源、照明、可再生能源 1.50 至 20.00 美元 	Stellaris® ARM® Cortex™-M3 高达 100 MHz 闪存 8 KB 至 256 KB USB、ENET、MAC+PHY、CAN、ADC、PWM、SPI 连接能力、安全、运动控制、HMI、工业自动化 1.00 至 8.00 美元 	Sitara™ ARM® Cortex™-A8 & ARM9 300MHz 至 >1GHz 高速缓存、RAM、ROM USB、CAN、PCIe、EMAC 工业计算、POS 与便携式数据终端 5.00 至 20.00 美元 	C6000™ DaVinci™ 视频处理器 OMAP™ 300MHz 至 >1Ghz +加速器 高速缓存 RAM、ROM USB、ENET、PCIe、SATA、SPI 浮点/定点 视频、音频、语音、安全、会议电 5.00 至 200.00 美元 	C6000™ 24,000 MMACS 高速缓存 RAM、ROM SRIO、EMAC、DMA、PCIe 电信测试与测量、媒体网关、基站 40 至 200.00 美元 	C5000™ 高达 300 MHz +加速器 高达 320KB RAM 高达 128KB ROM USB、ADC、McBSP、SPI、PC 音频、语音、医疗、生物计量 3.00 至 10.00 美元 
 软件与开发工具 						
						

谢谢!

MSP430
Ultra-Low Power MCUs

 **TEXAS INSTRUMENTS**

 **INSTRUMENTS**



超低功耗

$\int 430(x) dx$

高的模拟与数字集成度



简单易用和低成本的工具链

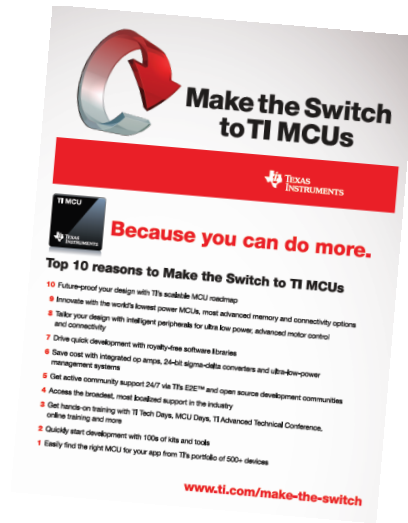
转向 TI 微控制器

对采用 TI 微控制器进行设计感兴趣吗？已经使用 TI MCU 但还希望了解更多详情吗？
这是轻而易举的事！

借助一个包括 500 多款 MCU 的产品库、稳健的软件选项、以及全天候的支持等等，转向 TI MCU 对您来说就是举手之劳！

欲知更多详情，敬请访问：

www.ti.com/make-the-switch



TI 连接解决方案

NFC – 近场通信

什么是近场通信 (NFC)?

- 近场通信 (NFC) 技术利用触碰即可轻而易举地完成交易、数字内容交换和电子设备连接, 从而使全球各地消费者的生活更加方便快捷。

市场趋势

- 预计 2011 至 2016 年间近场通信 (NFC) 市场的复合年增长率 (CAGR) 为 38% - [MarketsandMarkets](#)
 - 2013 年, 具有 NFC 功能之设备的出货量预计将达到 2.85 亿部, 并将于 2014 年增长一倍以上 - [ABI Research](#)
- 目前, 推动近场通信应用的例子之一是简化 BT 和 WiFi 技术的配对过程(无需消费者干预)

TI 正在不断壮大其 NFC 产品库, 旨在提供最具差异化特性的 NFC 器件, 从而适用于那些与具备 NFC 功能的智能电话和平板电脑等进行通信的端点 / 终端设备。



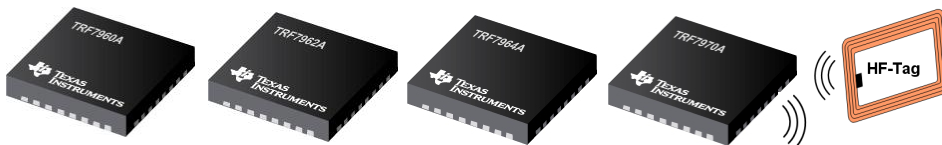
Near Field Communication Solutions



171

TI RFID/NFC 产品概览

产品	协议	功能
TRF7960A	ISO14443A/B, ISO 15693, ISO 18000-3 *	RFID/NFC 阅读器
TRF7962A	ISO 15693, ISO 18000-3	RFID 阅读器
TRF7963A	ISO 14443A/B	RFID 阅读器
TRF7964A	ISO14443A/B, ISO 15693, ISO 18000-3 **	RFID/NFC 阅读器
TRF7970A	ISO14443A/B, ISO 15693, ISO 18000-3, ISO 18092 **	RFID/NFC 阅读器, + NFC P2P, 标签仿真模式
Tag-it HF-I	ISO 15693	RFID/NFC 标签 (Type V)
RF430CL	ISO 14443 B (RTM 版本 2013 年第二季度)	“智能” 动态标签
RF430FRL	ISO 15693 (RTM 版本 2013 年第三季度)	“智能” 动态传感器标签



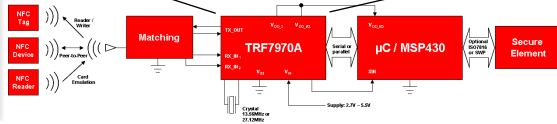
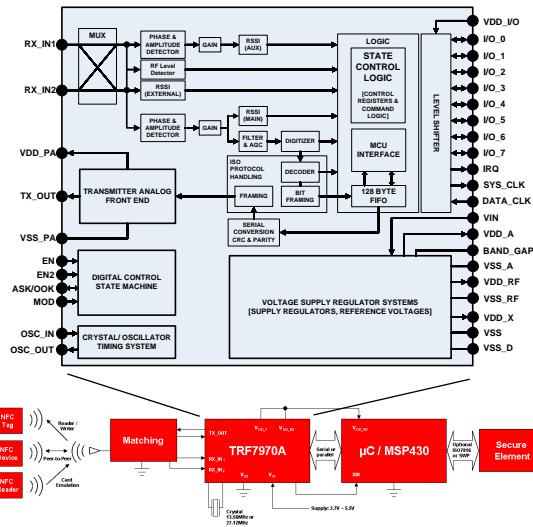
* 12 字节 FIFO, ** 128 字节 FIFO



TRF7970A 概述

Key features

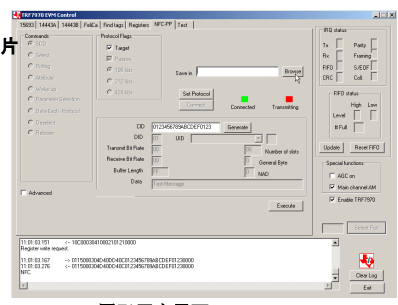
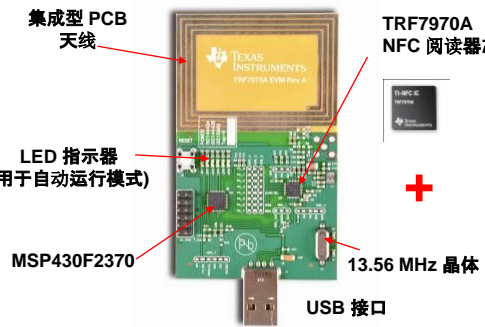
- NFCIP-1, NFCIP-2
- Peer-to-peer, card emulation, reader/writer functionality
- ISO14443A, ISO14443B, FeliCa, ISO15693
- Supply voltage range: 2.7 – 5.5V
- Operating temperature: -40°C to +110°C
- Parallel or SPI interface
- Integrated data framing, CRC and/or parity checking
- Integrated voltage regulators for MCU supply (20mA)
- Clock output for MCU
- Selectable receive gain with AGC
- Antenna driver using OOK or ASK modulation
- Programmable output power, 100mW and 200mW
- RF field detector with programmable wake-up levels
- Eight user selectable power modes
- Power down 1µA
- NFC software library available



TRF7970A – 工具

TRF7970A EVM – 评估套件

器件型号
TRF7970A EVM
价格: 99 美元



- = 评估简易性
- = 可用原理图、BOM、光绘文件
- = 可用源代码
- = 更快的产品上市进程

对于点对点通信，
需要两个评估模块 (EVM)



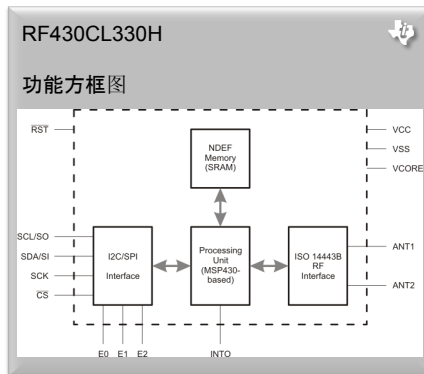
RF430CL330H – 动态 NFC 转发器 嵌入式双路接口器件

特性

- NFC 第 4 类标签
- 遵循 ISO14443B RF 协议
- I²C 和 SPI 接口
- 固定功能 ROM 代码器件
- 用于 NDEF 消息的 3k 字节 SRAM
- 中断寄存器和用于指示 NDEF 读写操作完成的输出引脚
- NDEF 结构的自动检查
- 电源电压: 3.3 V
- RF 唤醒
- 14 引脚 TSSOP 封装 (5 x 6.4mm)



演示工具和工程样片可直接由 TI 提供



175



RF430FRL15xH – 传感器转发器 嵌入式双路接口器件

特性

- 兼具主动性和被动性功能
- 16 位 MSP430 MCU
- 微控制器由 RF 场或电池供电
- 外部传感器由 RF 场或电池供电
- 电源电压: 1.5V
- 天线整流电压: 3.3V
- 14 位 Σ - Δ ADC
- 片上温度传感器
- 遵循 ISO15693 RF 协议
- 2 k 字节 FRAM
- 64 位唯一序列号
- 8 个 GPIO
- I²C/SPI 接口
- 温度范围 0°C 至 50°C



Device	RAM(KB)	FRAM(KB)	USCI	SD 14
RF430FRL151H	1	2	Yes	Yes
RF430FRL152H	4	2	Yes	Yes
RF430FRL153H	4	2	No	Yes
RF430FRL154H	4	2	Yes	No



176



从新应用来看 NFC

利用 NFC 器件可改变其操作模式(读写器、点对点通信、卡仿真)的功能,它能够取代传统 RFID / 非接触式系统的一侧或另一侧。

NFC 器件取代 RFID / 非接触式读写器

- 消费者首次拥有了一种非接触式阅读器
- 手持式数据终端



新型应用

- BT/WIFI 的配对
 - 扬声器、头戴式耳机
 - 打印机、路由器、信息娱乐
 - 白色家电
- 医用传感器
- 用于固件更新、配置的服务接口
 - 手机变成了显示/输入装置



NFC 器件取代 RFID / 非接触式卡

- 票券
 - 公共交通
 - 活动
- 访问控制
 - 办公室
 - 家庭
 - 宾馆
 - PC



新型应用推动了对于专用器件的新产品要求,比如动态转发器和传感器转发器等



用例 - 点击和配对(连接)

简化了蓝牙和 WiFi 连接设置过程

- 用户体验
 - 不用键入任何密钥/参数,只需触碰两部设备就可正常运转了!
- NFC 在此过程中运用于哪个部分?
 - **直接:**在两部设备之间传递配置参数、实施信号交换、以及建立 BT/WiFi 连接
 - **间接:**支持 NFC 的移动电话/平板电脑可作为消费类设备(如打印机)和接入点之间的一种桥接器
- 接下来会发生什么?
 - BT 和/或 WiFi 将接管,而应用程序则继续执行(传输音频/视频、数据等)



利用 NFC 来实现蓝牙选择、连接和应用程序启动

- NFC 论坛和蓝牙特别兴趣小组 (SIG) 最近合作编制了题为“采用 NFC 的蓝牙安全简单配对”(Bluetooth Secure Simple Pairing using NFC) 的应用文件。
 - **NFCForum-AD-BTSSP_1.0**,
 - http://www.nfc-forum.org/resources/AppDocs/NFCForum_AD_BTSSP_1_0.pdf
- NFC 技术的运用能够改善使用蓝牙技术之应用的用户体验。此类改善可以是下面的任何领域：
 - **选择蓝牙设备**
 - 通过提供与某种特定蓝牙设备有关的蓝牙地址及其他任选参数, NFC 能够免除查询过程, 从而简化发现过程。这使得用户不必搜索附近的蓝牙设备并从一个可能需要大约 30 秒钟加载的(有可能很长的)列表中进行选择。结果是可获得一种更加无缝的无线用户体验。
 - **安全地连接至蓝牙设备**
 - 通过经由一个 NFC 链路交换认证信息, NFC 能够简化两部蓝牙设备之间的认证配对过程。安全简单配对 (SSP) 提供了一种更可靠的安全级别, 却使用户能够更加容易地完成配对。SSP 明确地引入带外 (OOB) 配对的概念。该信息(3.3 节中所述的 Hash C 和 Randomizer R)可通过一个 NFC 链路进行交换, 以用作 OOB 配对过程的一部分。
 - **在蓝牙设备上启动一种应用程序**
 - NFC 可用于启动某种应用以提供优良的用户体验。例如: 用户使其 NFC 论坛设备与另一部 NFC 论坛设备相触碰以交换联络信息。在发生 NFC“触碰”动作的情况下启动某种应用与实现方案相关。在某些场合中, 这种“触碰”甚至有可能允许用户选择要执行的应用程序。

TI Information – Selective disclosure



NFC 用作服务接口

采用 NFC 智能手机基础设施作为服务接口

- 免除了为服务技师提供特殊手持式设备的需要
- NFC 智能手机可被用作通用型显示和输入装置, 这削减了终端设备的硬件 BOM
- 相比于有线和 IR 接口, 无线通信接口可实现更大的设计灵活性
- 配置数据及错误代码的读出
- 固件 (F/W) 更新



用例 – 服务接口

点击并执行固件更新、传输诊断

- 用户体验
 - 选择文件，只需触碰两部设备即可简便快捷地完成固件更新！
 - 将自我诊断数据从消费者的设备(冰箱)传送至技术人员的手机
 - 无需显示器即可正常工作...
- 在此过程中 NFC 用于哪些部分？
 - 用于在设备之间传输数据 (例如: 固件更新, 诊断)
 - 通常用于利用 NFC 桥接器标签执行点对点模式操作或读写器至卡操作
- 存在哪些限制？
 - 对于点对点通信, 最大数据速率为 424 kbps。对于读写器至标签通信, 最大数据速率为 848 kbps。

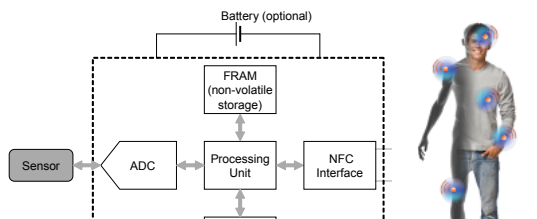




从新应用来看 NFC

医疗

- 支持 NFC 的手机允许消费者从具备 NFC 功能的医疗传感器读出信息 (现场的被动测量或电池供电的数据记录), 并将数据传送到远端的保健中心, 由医师进行分析并提出指导意见。
 - 血压
 - 体温
 - 血糖
 - 脉搏
 - 心电图 (EKG)
 - 肌电图 (EMG)



182

